

(51) Int.Cl.⁶

識別記号

F I

H 0 4 N 1/00
1/04
1/407
17/00

1 0 1

H 0 4 N 1/00 C
1/04 1 0 1
17/00 G
1/40 1 0 1 E

審査請求 未請求 請求項の数 4 F D (全 32 頁)

(21) 出願番号 特願平9-147153

(22) 出願日 平成9年(1997)5月20日

(71) 出願人 000006747

株式会社リコー

東京都大田区中馬込1丁目3番6号

(72) 発明者 辻 勝久

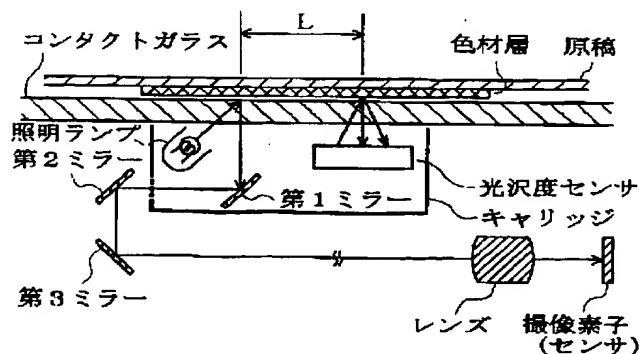
東京都大田区中馬込1丁目3番6号 株式会社リコー内

(54) 【発明の名称】 画像形成装置

(57) 【要約】

【課題】 階調特性を良好に自動調整できる画像形成装置を提供すること。

【解決手段】 光沢度センサからの出力値は、保持された後に、CPU (図9) によって読み出されて、光沢度データ算出のために参照される。図48は等色材量の時、光沢度と濃度の関係を示した図である。a から j までの曲線は、それぞれ標準光沢度 (30%) のときに濃度2.4 ~ 0.6 になる色材量であることを示す等色材量線である。この表を参照することにより、光沢度と濃度値から標準光沢度での濃度値を算出することができる。光沢度と濃度で示される点が、図示された10本の等色材量線上にならない場合は、最寄りの2本の等色材量線から補間して、いくつの色材量であるかを求める。色材量は、通常は単位面積当たりの色材付着質量で表されるが、光沢度一定に場合は、色材付着量と画像濃度は一義的に決まるため、色材付着量に換算せずに濃度のまま取り扱っても差し支えない。



【特許請求の範囲】

【請求項1】 原稿画像を読み取る画像読取手段と、
 所定のテストパターンデータを発生するテストパターン
 データ発生手段と、
 前記画像読取手段または前記テストパターンデータ発生
 手段から入力される画像データに基づいて記録部材に可
 視画像を形成する作像手段と、
 前記画像読取手段で読み取った画像データを記憶する記
 憶手段と、
 前記画像読取手段で読み取るべき原稿の光沢度を検知す
 る光沢度検知手段と、
 処理する条件を変更可能な画像処理手段と、
 前記記憶手段に記憶された画像データを前記光沢度検知
 手段で検知した画像の光沢度を含めて解析する解析手段
 とを有し、
 テストパターンの読み取りデータの解析結果に応じて、
 画像処理手段の画像処理の処理条件を調整することを特
 徴とする画像形成装置。

【請求項2】 調整する画像処理条件が γ 補正データで
 あり、解析手段は、テストパターンデータの画像読取值
 と光沢度から、解析対象のテストパターンを形成する色
 材料を定量することを特徴とする請求項1記載の画像形
 成装置。

【請求項3】 調整する画像処理条件が γ 補正データで
 あり、解析手段は、光沢度に対して γ 補正の調整目標値
 を可変とすることを特徴とする請求項1の画像形成装
 置。

【請求項4】 光沢度検知手段は、原稿を照明する照明
 手段、原稿からの正反射光を検知する手段および原稿か
 ら概ね垂直方向に反射する拡散反射光を検知する手段と
 から構成されることを特徴とする請求項1、請求項2ま
 たは請求項3記載の画像形成装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、デジタル複写
 機、FAX等の画像形成装置に関するものであり、特に
 電子写真プロセス方式を用いたカラー画像形成装置のよ
 うに、中程度の光沢を有する画像を形成する装置に用い
 られるものである。

【0002】

【従来の技術】デジタル複写機などの画像形成装置で
 は、原稿等の画像をCCD（電荷結合素子）等のイメー
 ジセンサを用いて走査して読み取る入力装置により電気
 信号に変換して処理し、レーザープリンタ、インクジェ
 ットプリンタ、熱転写プリンタ等の出力装置を用いて印
 字記録し、複写画像を得る。このとき、読み取り画像に
 忠実な画像を複製する必要がある。しかし、特に出力装
 置においては、その記録特性がロットや環境によって異
 なり、また経時によっても変動するため、原稿画像に対
 して複写画像の忠実性が損なわれる。この忠実性は、写

真画像のような階調性が要求される画像においては特に
 厳しく、更にカラー画像を形成する場合にはモノクロ画
 像より格段の品質が要求される。

【0003】このため、画像形成装置の画像処理条件を
 調整し、忠実に再現ができるようにする作業が必要であ
 る。この調整作業は、条件を修正して複写画像を形成し
 て画像の忠実性を確認する作業を、満足いくまで繰り返
 すため時間がかかる上、作業者によって調整結果が異な
 り、作業には熟練を要するものであった。そこで、この
 作業を自動化すべく、出力装置から所定のテストパター
 ンを出力し、そのテストパターン画像を入力装置によっ
 て読み取らせることによって、出力装置の記録特性を検
 知し、最適の処理条件を自動的に設定する方法が提案さ
 れている。

【0004】

【発明が解決しようとする課題】例えば、図22～図2
 6に記載されたテストパターンを出力し、そのテストパ
 ターン画像を入力装置によって読み取らせ、出力装置の
 階調特性を検知して、所定の階調特性に補正するための
 γ 補正データを算出し、 γ 変換回路に設定する技術が用
 いられている。出力装置としては、前述のようにレーザ
 ープリンタ、インクジェットプリンタ、熱転写プリンタ
 等種々の方式があるが、電子写真プロセス方式を用いた
 レーザープリンタは、高速性、高解像度性、普通紙が使
 えること等の利点があり、ハイエンドの複写機あるいは
 プリンタに採用されている。

【0005】また、フルカラー機では、出力画像に深み
 や高級感を出すために、適度な光沢を持たせるように設
 計される。この光沢度は、トナーの材質や融点、定着ロ
 ーラの材質および温度等で決定されるが、環境の温度・
 湿度、記録紙の紙厚・表面性、トナーの付着量、定着ロ
 ーラのニップ幅調整のバラツキ等の変動要因によって、
 大きく変化してしまい、例えば、光沢度30%に設計し
 ても、上下に20%近くも変動することがある。この程
 度の変動でも、同一画像内で光沢が均一であれば、画像
 としては、必ずしも高級感を損なうものではないが、前
 述の出力装置の記録特性の検知には支障をきたすことが
 ある。

【0006】図42は等量の色材を用い、表面の光沢度
 のみ異なる画像サンプルを幾何条件0/45°の濃度計
 で測定した濃度値と光沢度の関係を示したものである。
 0/45°の幾何条件では、表面光沢が高く、正反射光
 成分が増えるほど拡散光成分が減るために、反射率は低
 くなる。即ち、濃度は高く測定されることになる。ここ
 で、画像入力装置の光学系の幾何条件は図43に示すよ
 うに概ね45°方向から照明し、0°方向からの拡散光
 を検知する。従って、幾何条件は45/0°である。先
 の0/45°とは、照明と検知方向の関係が逆である
 が、この両者は等価であるから、テストパターンを読み
 取りパターン濃度を検知すべき画像入力装置も光沢の

影響を受けることになる。

【0007】図42によれば、標準光沢度を仮に30%としたとき、その時の濃度は2.4であるが、光沢度が±20%振れたとき、即ち、光沢度10%および50%のときの濃度は、それぞれ1.7、2.8であり、標準時から0.7もの差があることが分かる。画像出力装置の特性の調整目標値は、標準光沢時を仮定して設計するものであるから、テストパターン出力時に低光沢であった場合には、トナー付着量が標準時よりも低めに検知されるため、この検知結果を基に調整すると狙いよりトナー付着量が多くなるように調整され、特に光沢の変動を受け易い高濃度部の階調は潰れてしまうことになる。逆にテストパターン出力時に高光沢であった場合には、トナー付着量が狙いより少なく調整され、特に高濃度部が薄くなってしまふ。光沢を一定に保つには、使用環境や使用する記録紙の種類を厳しく制約する必要がある、使い勝手の悪い画像形成装置となってしまう。また定着条件を安定させるために定着ローラの熱容量を大きくする方法も考えられるが、装置の大型化やコストアップつながら好ましくない。

【0008】そこで、本発明の第1の目的は、光沢度の不安定な画像出力装置であっても、その階調特性を自動的に良好に調整することができる画像形成装置を提供することである。また、本発明の第2の目的は、色材の付着量からみた階調特性を良好に調整することができる画像形成装置を提供することである。さらに、本発明の第3の目的は、光沢度を高精度に検知し、階調特性をより良好に調整することができる画像形成装置を提供することである。

【0009】

【課題を解決するための手段】請求項1記載の発明では、原稿画像を読み取る画像読取手段と、所定のテストパターンデータを発生するテストパターンデータ発生手段と、前記画像読取手段または前記テストパターンデータ発生手段から入力される画像データに基づいて記録部材に可視画像を形成する作像手段と、前記画像読取手段で読み取った画像データを記憶する記憶手段と、前記画像読取手段で読み取るべき原稿の光沢度を検知する光沢度検知手段と、処理する条件を変更可能な画像処理手段と、前記記憶手段に記憶された画像データを前記光沢度検知手段で検知した画像の光沢度を含めて解析する解析手段とを有し、テストパターンの読み取りデータの解析結果に応じて、画像処理手段の画像処理の処理条件を調整することにより前記第1の目的を達成する。

【0010】請求項2記載の発明では、請求項1記載の画像形成装置において、調整する画像処理条件が γ 補正データであり、解析手段は、テストパターンデータの画像読取值と光沢度から、解析対象のテストパターンを形成する色材料を定量することにより前記第2の目的を達成する。請求項3記載の発明では、請求項1記載の画像

形成装置において、調整する画像処理条件が γ 補正データであり、解析手段は、光沢度に対して γ 補正の調整目標値を可変とすることにより前記第2の目的を達成する。請求項4記載の発明では、請求項1、請求項2または請求項3記載の発明において、光沢度検知手段は、原稿を照明する照明手段、原稿からの正反射光を検知する手段および原稿から概ね垂直方向に反射する拡散反射光を検知する手段とから構成されることにより前記第3の目的を達成する。

10 【0011】

【発明の実施の形態】以下、本発明の好適な実施の形態を、図1ないし図49を参照して詳細に説明する。本発明の実施の形態に係る画像形成装置の基本構成と動作の説明をする。この画像形成装置は、電子写真方式の作像手段を用いたカラーデジタル複写機である。この装置ではスキャナモジュール200、プリンタモジュール400、システム制御モジュール600の3つのモジュールを基本構成要素として用いる。図1は、3種のモジュールを組み合わせた装置構成例を示す図である。同図において4角形は機能ブロック、HOSTは外部のコンピュータ機器、その間の太い線200S、400Sはモジュール間を結ぶ制御信号と画像信号の伝送線、具体的にはSCSIケーブルを表わしている。図1(1)はいわゆるスキャナ装置、(2)はプリンタ装置としてシステム構成した例である。

【0012】図1(3)は、一般的な複写機としての構成例であり、それぞれ1個のスキャナモジュール200、プリンタモジュール400、システム制御モジュール600を連結することで達成可能である。ここでシステム制御モジュール600には上記2モジュールを統合的に制御して複写機能を達成するための複写処理手段650CPが組み込まれる。図1(4)は、3連読み取り複写機で、それぞれ第1のスキャナモジュール200-1、第2のスキャナモジュール200-2、第3のスキャナモジュール200-3、プリンタモジュール400およびシステム制御モジュール600とを連結する。ここでたとえば200-1は一般的なA3版程度のスキャナモジュール、200-2をA1判など大きなサイズのスキャナモジュール、200-3をカラースキャナモジュールとしておけば、それぞれ専用の複写機を設置するのに比べ種々の利点を生む。また、利用頻度に応じてこれらの組み合わせと個数とを任意に可変できる。

【0013】ここでシステム制御モジュール600には上記4モジュールを統合的に制御して複写機能を達成するための重連読み取り複写処理手段650CP2が組み込まれる。なお図示しないがプリンタモジュールを複数で構成することも可能である。このときはシステム制御モジュール600には他のモジュールを統合的に制御して複写機能を達成するための重連記録複写処理手段650CP3が組み込まれる。また、本重連システムではス

キャナモジュールとプリンタモジュールを合わせて6台まで連結可能である。

【0014】図1(5)は、スキャナモジュール200、プリンタモジュール400、システム制御モジュール600から成るファクシミリおよびプリンタ機能付き複写機である。システム制御モジュール600にはホストコンピュータ680PCに接続するための第4の通信手段680Pと該第4の通信手段から受信したページ記述言語形式などのプリントデータをラスターデータに変換するプリンタ処理手段650PR、および、公衆回線680FCに接続するための第5の通信手段680Fと該第5の通信手段から受信した所定の圧縮形式のデータ伸張とスキャナモジュール200が読み取った原画像データを前記所定形式に圧縮するカラーファクシミリ処理手段650FXが組み込まれる。これら3モジュールの内部の構成とともに、ファクシミリおよびプリンタ機能付き複写機としてシステム構成した場合のモジュール接続を含め、さらに追加モジュールである自動原稿送り装置280、フィルムプロジェクタ290、多段給紙装置480およびソータ490を加えた具体例として図2および図3に示してある。

【0015】スキャナモジュール200には少なくとも原画像を画素に分解して読み取る画像読み取り部200rdとスキャナ制御手段230、第1通信制御手段230SCSI、第1電力受容もしくは供給手段201とを含み、基本画像処理手段300、拡張画像処理手段350が必要に応じて付加される。ここで、画像読み取り部200rdとは、カラー撮像デバイス207、アナログ／デジタル変換器(以下A/D変換器)252等の複数手段の集合体を指している。

【0016】プリンタモジュール400は、記録媒体190上に永久可視像として形成し、出力する画像形成部400imgと第2の通信制御手段430SCSI、第1電力供給手段401とから成る。ここで画像形成部400imgとは、複数手段の集合体に付した名称であって、電子写真感光体414、帯電手段419、レーザ露光手段441、現像手段420、第1転写手段414、中間転写体415、第2転写手段427などいわゆる画像形成諸要素が含まれる。システム制御モジュール600には第3の通信制御手段630SCSIおよびスキャナモジュール200を画像読み取り付勢制御するか、プリンタモジュール400を画像形成付勢制御するか少なくとも一万の機能を果たすシステム制御手段630とを有する。

【0017】前記のこれら3モジュールは、図3に示すように、機構的に互いに分離して配置してもシステムの機能を満足することができる構造としてある。例えば、複写装置構成においては運搬単位重量削減とシステム組み立ての簡便さを両立させるために、スキャナモジュールはこれ単位に梱包し、一方プリンタモジュール側はそ

の上部にシステム制御モジュールを固定的にマウントした一体構成とし、1つの箱に梱包し工場出荷する方式を用いている。さらにモジュールを合体したときに使い勝手や美的まとまり方、空間効率といったユーザーへの配慮、あるいは電磁放射、ノイズイミュニティ、熱放散、メカニカル共振の防止といった技術面の課題に対処した方式としてある。例えば、複写装置を構成する場合には少なくとも上記3モジュールとテーブルもしくは選択多段給紙装置を組み合わせるが、空間効率からするとこれらを縦に積み重ねるのが良く、またプラテンの高さは900mmないし1100mmとすると良好な原稿載置操作性が得られる。

【0018】また、各種ボタンはプラテン面かそれより若干下面に位置させることでの確なヒューマンインタフェースが実現できる。これらを勘案し3つのモジュールは積み重ね面の投影形状を概ね等しくして不格好さや上位モジュールの脱落を回避し、積み重ねたときのプラテン、操作装置面が上述の位置となるようにした。さらに、外観性と電磁環境両立性の観点からこれらを接続するケーブルは極力その本数を減らし、またその長さが短くなるように端子位置が互いに近くなるように工夫した。尤もシステム制御モジュール600は、単に複写機能のみを実現すればいいといったケースでは、きわめてコンパクトに構成することも可能であり、これを他のモジュールの部分として組み入れるのも容易であって、このときは2モジュールの組み合わせで上記の配慮がなされればよい。

【0019】図2、図3の200内において、230はスキャナ制御手段を実装した回路板、201は第1電力受容もしくは供給手段、201Pは商用電源もしくは直流電源接続用電源プラグ、201SWは電源スイッチ、202はプラテンガラス、202Sは画像先端基準位置、202SHはシェーディング補正用白板、202Bは個体識別用バーコード板、208は第1キャリジ、209は第2キャリジ、203は原稿照明ランプ、204A、B、Cはそれぞれ第1、第2、第3ミラー、205は結像レンズ、205Xはレンズ光軸、207はカラー撮像デバイス、211はキャリジホームセンサ、230S1、230S2はスキャナ制御手段230上にあって同一形状、同一インタフェースを有したSCSIコネクタ、230F1、230F2はスキャナ選択的付加装置通信用光ファイバコネクタ、250は原画読み取り回路を実装した回路板、300は基本画像処理手段を実装した回路板、350は拡張画像処理手段を実装した回路板である。これらは図3に示す200で示すスキャナモジュール筐体内にすべて収納されている。

【0020】図4は、1回分の原画走査について記したもので、上部には2走査線分の詳細を示してある。まずシステム制御手段600からのSCANコマンド受信したとき、第1キャリジ208は受信からいつもt5時間

後に光軸205Xが原画先端202Sに達し、かつ副走査速度を V_{sub} とするように第1通信制御手段制御する。これによってコマンド受信タイミングから常に一定時間 t_5 の後に画像データを出力するので少なくとも位相に関する同期は保たれる。

【0021】次に、同期に関する同期のために、第1同期損号発生手段230SYNCの発生するパルス列周期 t_{s1} に同期して1つの主走査線を読み取り、これを送出バッファ230FIFOに入れるようにした。またこのデータの受取側、この図ではシステム制御モジュール600が周期 t_{s1} と実質的同一周期で順次取り出すようにした。複写モードにおいてはデータの受取側をプリンタモジュール400し、上記同期メカニズムを維持するようにした。よって何回原画走査してもコマンド受信からいつも一定時間後に原画データが得られ、紙と画像の位置関係（レジストレーション）がいつも正しく維持され、またカラーコピー時は余分なバッファメモリを要せず、色版レジストレーションが維持され、またコピーが素早く出力される。なおスキャナモジュール200は基本的に他の2モジュール、システム制御モジュール600またはプリンタモジュール400から前記コマンドを受容する。

【0022】図5は、スキャナ制御手段230の作用を示したフローチャートであり、これらの機能は図2の230CPUマイクロプロセッサのプログラム実行で果たされる。実行プログラムは読み出し専用メモリ230ROMに内蔵される。p201は電源201SW投入操作を示し、p202は初期化処理、例えば各種回路素子の初期パラメータ設定、ウォッチドグタイマスタート、キャリジ208の初期位置（211上）への移動といった機能である。p203は端子202S1、S2からのコマンド入力が所定時間（タイムアウトタイム）内に来なかったかどうかを判定する。p204は画像読み取り部200rdのパワーを切り、画像処理手段300、拡張画像処理手段350の電源電圧を回路素子内レジスタのデータが保持できる限界まで低下させる機能であり、待機時の消費電力削減、冷却ファン騒音低減に寄与する。p205はウォッチドグタイマがプログラムの正常実行を離れた時に発生し、このとき故障発生通知機能p205がシステム制御モジュール600にこれを通知する。p201は画像読み取り部200rd、画像処理手段

【0023】図2において、207はカラー撮像デバイス、252はアナログ/ディジタル（A/D）変換器、253はシェーディング補正回路、254はサンプリング位置ずれ補償回路である。原画180はプラテン202に複写面が下、読み取り開始位置がプラテンの左端202Sとなるように載置される。結像レンズ205は原画像を撮像デバイス207の受光面に縮小投影結像する。撮像デバイス207は電荷結合素子（CCD）でカラー撮像機能を備え、赤フィルタで覆われた4752画

素1次元配列されたR撮像部、緑フィルタで覆われた4752画素1次元配列されたG撮像部、青フィルタで覆われた4752画素1次元配列されたB撮像部が主走査方向（図3の紙面に鉛直方向）に3列平行に並べられた構造としている。3本の走査線は殆ど近接、具体的には原画180面に換算して4/16mm間隔であるのと等価であ。なおこの1次元撮像デバイスによる走査方向を主走査、これと直交する方向を副走査と称することにする。

10 【0024】照明ランプ203と第1ミラー204Aは第1キャリジ208にマウントされ、第2ミラー204Bと第3ミラー204Cは第2キャリジ209に固着されている。原画を読み取る時は、第1キャリジは副走査速度 V_{sub} で、第2キャリジは $V_{sub}/2$ の速度で原画走査モータ210、駆動ワイヤ210Wによって光学的共役関係を維持したまま左端から右端に向かって走査（副走査）駆動される。モータ210にはステップモータを用いている。副走査速度 V_{sub} は基準速度に対して1/8倍ないし4倍まで1%刻みで可変であり、他モジュールからのコマンドで任意の速度が選択される。

20 【0025】図4には画像読み取り機構部の速度線図を示してある。これを参照して、原画走査を説明する。第1キャリジ208は通常キャリジホームセンサ211の真上で静止し、待機している。この時のセンサ出力はONである。読み取り走査指令SCANまたはREQを受信とき、 t_1 でランプ203を点灯、モータ210を駆動し右方向に走査を開始する。 t_2 時間後キャリジ208がホームセンサ211の検知範囲を外れ、出力はOFFとなる。この外れる位置が走査基準位置として記憶され、位置の校正基準点として用いられる。

30 【0026】また、スキャナ制御手段230は面先端202Sまでの到達時間 t_5 と速度 V_{sub} の要求精度とを達成すべく最適加速計画を計算し、モータ210のステップパルス列を算出する。以降キャリジ速度はこのパルス列で駆動され、面先端202Sに至る時刻および所望の一定速度走査が期待通り達成される。校正基準点を通過した後は、副走査速度の如何に拘わらず撮像デバイス207はレンズ205が投影する各色の画像を主走査縁単位で読み取る。これは撮像デバイス207の電荷蓄積時間を一定にするために都合がよい。主走査周期は第1同期損号発生手段230SYNCの発生するパルス列周期 t_{s1} であり、同パルス列はバス230BUSを経由読み取り手段250に接続されている。なお第1同期損号発生手段230SYNCはここに接続された水晶発振子230XTLの原発振周波数を分周してバス230BUSに出力する。

40 【0027】撮像デバイス207の総画素数は4752個で主走査1ラインを原画換算で16画素/mmに分解、標本化して読み取り、原画180からの画素単位の

RGB反射光に応じたアナログ電圧を出力する。その後A/D変換器252にて8ビットのデジタル信号に変換、即ち256階調に量子化され以降の回路に渡される。上記基準点通過後は先ずt3で白基準板202SHを読み取り、8ビットのデジタル変換値がシェーディング補正回路253に記憶される。以降読み取られた画像データはシェーディング補正が有効に施されることになる。t4時刻にキャリジ208が有価証券違法複写の追跡、リモートサーピスに供するための個体識別バーコード板202Bの下を通過するとき、これを読みとり、画像データはシステム制御モジュール600に伝送される。

【0028】次に、t5時刻に原画先端202Sに達すると、画像読み取り部200rdは原画像180を走査線単位で読み取り、画素毎の色分解デジタルデータ250Dとして順次次段の基本画像処理手段300に出力する。A3判原画180のすべて、6720走査線分を読み取り、キャリジ208が右端に達し、t6時刻となったときモータ210を反対方向に回し、ホーム位置211まで復帰、停止させ、次の走査に備える。

【0029】図2において、301は空間フィルタ回路、302は変倍回路、303は色処理回路、304は階調処理回路、310は像域自動分離回路、320はカラー原稿自動検知回路、500は特定原画検出回路である。空間フィルタ回路301は平滑化処理もしくは鮮鋭化処理を施す。一般に原稿180が網点印刷物である場合には前者の処理を施し、文字だけの原稿では後者の処理を施す。選択はコンソール800の原稿指定画面で入力するかもしれない後述の像域自動分離回路310からの分離結果に依存させる。変倍回路302は、画像を主走査方向に25%ないし400%に変倍させる。なお副走査方向の複写変倍は画像読み取り速度（副走査速度）を変えることで達成している。

【0030】色処理回路303は原画RGB信号にマスキング処理を施して記録色信号であるC（シアン）、M（マゼンタ）、Y（黄色）、K（黒）画像形成信号に変換する機能を持つ。さらに、文字画像と濃淡画像とでそれぞれに適した色処理、例えば黒文字部の純黒化処理などいわゆる適応の色処理を施す。また必要に応じてRGB信号のままスキナ制御手段230を経由させシステム制御モジュール600に出力する。階調処理回路304は、8ビットのCMYKいずれかの画像信号からディザ処理を施し4ビットの記録画像信号を作る。さらに文字画像と濃淡画像とでそれぞれに適した階調変換、いわゆる適応的階調処理を施す。像域自動分離回路310は1枚の原画上の文字画像部分と濃淡画像部分とを画素単位で域別し、この結果を空間フィルタ回路301、色処理回路303、階調処理回路304に出力する。

【0031】カラー原稿自動検知回路320は、カラー原稿／白黒原稿識別処理を行う。特定原画検出回路50

0は原稿180が複写が禁じられている有価証券などの特定原画か否かを判定する。特定原画を検出したときは全面真っ黒にするなど面信号を変質させる。500はn個の地肌特性照合手段520-1、-2...nと色特性検出手段570と特定マーク検出手段580と特定文字列検出手段590およびこれらの論理和手段521から構成され、複写無用な原画を検出し、前記信号手段300に通知する。地肌特性照合手段、色特性検出手段、特定文字列検出手段、特定マーク検出手段は国情に応じて取捨選択して任意個数組み合わせ使用できるのが本装置の特徴である。

【0032】読み取られた原画RGB画像データ250Dは、空間フィルタ回路301、像域自動分離回路310、はカラー原稿自動検知回路320、特定原画検出回路500に並列に入力され、並列処理される。基本画像処理手段300の機能は2つのカテゴリに分けられる。第1のカテゴリは画像信号を直接操作するのではなく画像操作を支援するための機能である。例えば文字領域と階調画像領域に識別分離する像域分離処理や原稿サイズ検知処理や、カラー原稿／白黒原稿識別処理がある。このカテゴリの処理には例えばカラー原稿／白黒原稿識別処理のごとくプラテン202上のすべての原画情報を調べなくてはならないものがある。第2のカテゴリは画像信号を操作する処理で、例えば空間フィルタ処理、変倍、画像トリミング、像移動、色補正、階調変換といった画像処理である。これらの処理はさらに像域によって共通の処理内容のもの、例えば変倍と、文字画像と濃淡画像部の2像域で異なるもの、例えば階調処理に分類される。

【0033】図6はプリンタ制御手段430の作用を示したフローチャートであり、これらの機能は図2の430CPUマイクロプロセサのプログラム実行で果たされる。実行プログラムは430ROMは読み出し専用メモリに内蔵される。p401は電源401の投入操作を示し、p402は初期化処理、例えば各種回路素子の初期パラメータ設定、ウォッチドグタイマスタート、4色現像装置集合体420の初期位置合わせといった機能である。p403は端子402S1、2からのコマンド入力が所定時間内に来なかったかどうかを判定する。p404は定着手段423のヒータ電源を切る機能であり、待機時消費電力削減に寄与する。p405はウォッチドグタイマがプログラムの正常実行を離れた時に発生し、このとき故障発生通知機能p405がシステム制御モジュール600にこれを通知する。p201は画像形成部400img、その他本モジュール内に故障が発生したときの割り込みベクタで、p411が故障部位の特定、要因の分析を行い、p412がこれをシステム制御モジュール600に通知する。p413は例えばモータ414Mが過熱故障に至った場合、火災などの危険を避けるためのフェールセーフ処理を行う。

【0034】図7は複写処理手段650CPおよび印字処理手段650PRの作用を説明する図、図8(A)は写処理動作タイミング図、図8(B)は印字処理動作タイミング図、図8(C)は複写処理動作中に故障が発生した場合のタイミング図である。図8で細線枠は複写処理650CPおよび印字処理650PR共通の処理、細破線枠は複写処理650CP特有の処理、太線枠は印字処理650PR特有の処理であることを表している。

【0035】次に、画像処理条件の調整について説明する。より詳しくは、作像部の階調特性を補正するためのプリンタ γ 変換回路に設定するプリンタ γ 補正データの最適化に関する。図15を用いて、プリンタ γ 補正の原理を説明する。図15中(1)は、プリンタの現状の γ 特性を示すもので、プリンタ γ 変換回路の出力(γ OUT)があるレベルのときに作像した画像を、読取装置で読み取ったときの値(VSCN(現))の関係を示している。本実施の形態では、読取装置を印刷の濃淡を計測するための計測器として用いるため、濃淡は読取装置の出力値で表している。図16の(1)にプリンタ γ 特性の現状値を検知するためのテストパターンの例を示してある。A4判の記録紙の中央部に、白レベル(地肌)から黒レベル(ベタ)まで7段階のパッチが作像されている。左上には、このテストパターンを読取装置の原稿載置台に載置する方向を指示する三角形のマーカが印字されている。図27～図32は原稿載置台にテストパターン出力を載置する様子を示した図である。この読取装置は、操作部の方から見て左上のコーナーが原稿位置の基準となっており、基準位置を示す三角形のマーカが表示されている。この原稿載置台のマーカとテストパターンのマーカの三角形の頂点を合わせるように、裏返しにして載置する。

【0036】図17は、カラー機用のテストパターン出力の例で、写真モード用の階調処理パターンと文字モード用の階調パターンについて、それぞれK、C、M、Yの4色、合わせて8本の階調パターンが出力されている。この例では、原稿載置方向を示すために、「↑シートは伏せて矢印を複写機の左奥にセットして下さい。」とメッセージをテストパターンに重畳して印字している。図18は左上コーナー基準のテストパターンを出力する際に、種々のサイズの記録紙を用いた場合の様子を示したものである。ここではB5横、A4横、B4縦およびA3縦置きサイズの記録紙の場合である。何れの場合も左上コーナーの基準位置から同じ位置にテストパターンが形成されている。そのため、テストパターン出力を原稿載置台に載置する場合は、テストパターンと読取装置の基準位置を合わせれば、記録紙のサイズに関わりなく原稿載置台の同じ位置にテストパターンが置かれる。従って、読取装置は、記録紙のサイズを考慮することなくテストパターンを読み取ることができる。

【0037】図19は基準位置を中央・上部に設定した

場合のテストパターンの形成の様子を表した図である。この場合も基準位置に対して、同じ位置にテストパターンが形成されている。この場合は、読取装置側も基準位置を主走査方向の中央に設定する必要がある。図21は基準位置を中央・上部(原稿載置台としては、左端中央部)に設定した場合のテストパターン出力を原稿載置台に載置する様子を表したものである。テストパターンおよび原稿載置台のそれぞれに基準位置を示すマーカがあり、両マーカの頂点を合わせるように載置する。その他、テストパターンの基準位置は右上コーナーに設定しても良いし、読取装置も右側から左側に走査するように構成したものでは、右端の奥、中央、手前等に基準位置を設定してもよい。

【0038】読取装置は、原稿載置台に載置されたテストパターンの各パッチを読み取ることにより、図15の(1)中の丸印でプロットされたデータを得る。このデータを基にして、3次スプライン関数や簡単には直線近似法などの方法を用いて、256段の出力レベルに対する濃淡データ(読取装置で読み取ったときの値)を知ることができる。図17のように複数の階調パターンがある場合は、各パターン毎にこのプリンタ γ 特性を求めることになる。

【0039】図15の(3)はプリンタ γ 特性の目標値である。これはプリンタ γ 変換回路へ入力されるレベル(γ IN)とその印字出力パターンの読取装置による読み取り値(VSCN(標))の関係を示している。ここで読取値は、標準的な特性の読取装置によるデータを用いている。(2)は読取装置の γ 特性の機差を補正するためのカーブである。目標とする調整精度に対し、機差が小さければこのカーブは恒等変換を示す直線となる。以上(1)～(3)の特性を基にして、(4)の γ 補正カーブを得ることができる。このプリンタ γ 補正データをプリンタ γ 変換回路に設定することで、(3)に示す所望のプリンタ γ 特性に調整することができる。

【0040】次に、本実施の形態に係る画像形成装置の構成と動作を説明する。図9は、本実施の形態で用いる画像処理部(IPU部)のブロック図であり、原稿読取部(スキャナ)9.1、スキャナ γ 変換回路9.3、色変換などの加工処理をする拡張IPU9.5、平滑化処理やエッジ強調処理などの空間フィルタおよび色補正処理、UCR/UCA処理、テストパターン信号発生回路を含むブロック9.6、主走査方向の変倍回路9.7、プリンタ γ 変換回路9.8、階調処理回路9.9およびタイミング調整のための、FIFO(ファーストインファーストアウトメモリ)9.12、SCSI I/F(インターフェース)回路9.13、紙幣などの複写禁止原稿を認識する特定原画検出回路9.10、像域自動分離回路・カラー原稿自動検知回路9.11、画像信号と像域信号のタイミング調整するための遅延メモリ9.4およびこれらのブロックを制御するためのCPU

(中央処置装置) 9. 2から構成されている。各ブロックはパラメータを設定して処理条件の変更を行うため、必要に応じてCPUバスと接続されている。さらに、CPU 9. 2は光沢度センサ9. 14の出力値を参照することができ、階調処理パラメータを算出する際にそのデータを用いられる。

【0041】図10は、図9のテストパターン発生回路を含むブロック9. 6の詳細ブロック図である。原稿を読み取って得られた画像信号を空間フィルタ処理する回路1(10. 1)および回路2(10. 3)、色補正・UCR/UCA回路10. 2、画像信号と像域信号のタイミングを調整するための遅延メモリ10. 6~10. 8、テストパターン信号発生回路10. 5および原稿読取部から得られた画像信号かテストパターン信号を選択するセレクト10. 4から構成されている。自動画像調整を実行するためにテストパターン画像を出力するときは、CPU 10. 2は原稿画像データの代わりにテストパターン信号を画像信号として選択する。

【0042】図11は図9の像域信号発生回路を含むブロック9. 11の詳細ブロック図である。原稿色検知回路11. 1、網点領域判定回路11. 2、文字領域判定回路11. 3、テストパターン切換信号発生回路11. 4および文字判定信号を選択するセレクト11. 5から構成されている。テストパターン切換信号は、テストパターン画像を出力する際に、1枚の出力中に写真モード用と文字モード用のパターンを形成するためのものである。文字判定信号として階調処理回路9. 9に入力され、写真モード用の処理か文字モード用の処理が選択される。

【0043】図12はテストパターン発生回路の例である。図14は、図12で示した回路によって、図17のテストパターン信号を出力する様子を表したものである。このテストパターンは、副走査方向に出力レベルが7段に変化し、色および画質モードの組み合わせに対応して8本の階調パターンから構成される。図16において、CNT1は副走査方向テストパターン切換信号を発生する回路である。出力レベルの変化点に対応したパルスが発生する回路であって、同レベルのパッチの長さがmラインとすると、副走査方向テストパターン有効領域信号の開始(Hレベルになった時点)からライン同期信号をm回カウントする毎に副走査方向テストパターン切換信号がHレベルになる。

【0044】出力レベルの初期値(i)および出力レベルの間隔(ステップ値(s))は読取装置を制御するCPUによってレジスタREG2およびREG1に設定される。出力レベルは、加算器(ADD)によって、副走査方向テストパターン切換信号のパルスが入力される毎にステップ値sだけ加算される。セレクトSEL1およびSEL2はテストパターン信号出力開始時に初期値iが出力されるように加算器の入力を0およびiにするた

めのものである。計算された出力レベルは、次の切り換えパルスが入力されるまで、フリップフロップ回路(F F)に保持される。主走査方向のテストパターン形状は、CNT2によって発生する主走査方向テストパターン有効領域信号により制御される。

【0045】セレクト(SEL3)の選択信号がHレベルの時だけ0でない値を出力する。選択信号は主走査方向および副走査方向のテストパターン有効領域の論理積である。主走査方向テストパターン有効領域信号は、図14に示すごとく作像色K、C、M、Yごとに領域が異なっており、単色の階調パターンが形成される。また各色とも写真モード用と文字モード用の2パターンを形成するため、2箇所でも有効領域がある。画質モードの切り換えは、テストパターン形成時は、図11のテストパターン切換信号発生回路(11. 4)の信号が像域信号の内の文字判定信号(CHR)として選択され、図14に示すごとく主走査方向の中央部より左側ではLレベルとなり、階調処理回路で写真モード用の処理が選択される。右側では切換信号はHレベルとなり、階調処理回路で文字モード用の処理が選択される。かくして図17のテストパターンが形成される。

【0046】テストパターンは、図13のようなメモリテーブルを用いて構成することもできる。画素同期信号をカウントして主走査方向のアドレスを発生する回路(CNTX)、ライン同期信号をカウントして副走査方向のアドレスを発生する回路(CNTY)およびそのアドレスに対応した領域で所定のテストパターンレベルを出力するメモリテーブル(MEM)から構成される。16 dot/mmの密度でA4判だと主・副走査方向のアドレスはそれぞれ13ビットであるが、テストパターンはそれほど細かく設定する必要がないので、それぞれ下位7ビットを捨てて上位6ビットをメモリテーブルのアドレスとして用いる。換言すれば、128×128(8mm×8mm)単位でテストパターンを設定できる。

【0047】この回路では、メモリテーブルのアドレスとして、2ビットの色選択信号も入力される構成のため、色毎にテストパターンの設定ができる。この場合、メモリテーブルの容量は、16KB(キロバイト)である。メモリテーブルはROM(リード・オンリ・メモリ)でも良いが、RAM(ランダム・アクセス・メモリ)を用いてCPUを介して設定できるように構成して、複数通りのテストパターンを発生できるようにすることもできる。メモリテーブルを用いた場合は、必要なアドレスにのみ所定の出力データを書き込み、その他の領域には0を書き込んで置くことにより、図12の回路の主・副走査方向テストパターン有効領域信号は不要である。

【0048】図12の回路では副走査方向に階調レベルが変化するテストパターンを発生するが、主走査方向に関する信号と副走査方向に関する信号を入れ換えると主

走査方向に階調レベルの変化するテストパターンを形成することができる。図13の回路ではメモリテーブルの設定値を更新するだけで、8mm×8mm単位で任意にテストパターンの設計ができる。

【0049】図22～図26は、テストパターンと読取装置によって読み取られ、メモリに取り込まれる領域を示したものである。メモリは、図9のFIFO(9.12)である。このメモリは256Kワード×8ビットFIFO構成のメモリである。通常のコピー時には、このメモリはユニット間のタイミング調整に用いられる。主走査方向の読取サイズが297mm/line×16dot/mm=4752dot/lineであり、1ドット当たり4ビットの階調数で出力すると256K×8ビット/4ビット/4752=110ライン、即ち長さにして約7mmのタイミング調整が可能である。

【0050】テストパターン読取時にはプリンタ出力はしないので、タイミング調整のためにこのメモリを用いる必要はない。そこでテストパターンデータの取り込みにこのメモリを用いることができる。但し、テストパターン読取時は1ドット当たり8ビットの階調数でメモリに取り込む。テストパターン読取時のフィールドメモリの動作について説明する。図33は読取装置で用いられる同期信号(画素同期信号GCLK、ライン同期信号LSYNC、フレーム同期信号FSYNC)と画像信号DATAのタイミングを示したタイミングチャートである。読取密度16dot/mmでA4横サイズ of 原稿を読み取った場合であり、フレーム同期信号がHレベルの間に、3360のライン同期信号がある。また、ライン同期信号がHレベルの間に、4752画素 of 画素同期信号があり、画素同期信号に同期して原稿を読み取って得た画像信号が出力される。

【0051】図22では、左端の7パッチから成るパターンを読み取る様子を示している。パターンの中央部を含む斜線部がメモリに取り込まれる領域である。副走査方向の全てのラインを読み込むと、256K/3360=78であるから、主走査方向に78ドット(約5mm)の幅でデータを取り込むことができる。即ち、テストパターン読み取り時は、画角が78画素×3360ライン of フィールドメモリとして用いる。必要なデータは2重斜線で示した各パッチの中央部であるから、副走査方向の取り込み領域を2重斜線部を含む最小領域に限定すれば、主走査方向のデータ取り込み領域を増やすことができる。

【0052】図23は、主走査方向に階調変化するテストパターンの場合を表した図であり、最上部のパターンを読み取る様子を表している。図22の場合と同様に斜線部がメモリに取り込まれる領域である。主走査方向にフルサイズである4752画素 of 幅で読み込むと、256K/4752=55であるから、副走査方向には55ライン(約3.4mm) of データを取り込むことができ

る。ここでは、画角が4752画素×55ライン of フィールドメモリとして用いる。この場合も必要なデータは2重斜線部で示した各パッチの中央部であるから、主走査方向の取り込み領域を2重斜線部を含む最小領域に限定すれば、副走査方向の取り込み領域を増やすことができる。

【0053】図39はテストパターン読取時のフィールドメモリへの信号の接続を示した図である。メモリへのデータ取り込みは、読取装置の画素同期信号に同期して取り込むため、ライトクロック(WCK)として画素同期信号(GCLK)を用いる。画像データ(DATA)は、白黒機の場合やRGBの内1色のみ取り込む場合は、8ビットであるが、RGB3色全てのデータを取り込むときは、読取動作を3回繰り返すか、このフィールドメモリ3個を用いて1度に24ビット of データを取り込むようにする。ライトイネーブル信号(WE)として、後述する主走査方向のテストパターン領域信号(LGATA)および副走査方向のテストパターン領域信号(FGATE) of NAND出力を用い、テストパターン領域のみメモリへの取り込みを許可する。

【0054】また、フレーム同期信号(FSYNC)をライトリセット信号として用い、メモリの先頭アドレスからデータを記憶するようになっている。メモリからのデータの読み出しは、読取動作後または動作間にCPUによって行われる。このため、メモリ of データ読み出しのための信号線はCPUバスに直接または間接に接続される。メモリからデータを読み出すには、まずリードリセット信号をLレベルにし読み出しアドレスを先頭にリセットする。その後リードリセット信号をHレベルにし、リードイネーブル信号およびアウトプットイネーブル信号をLレベルにすれば、リードクロックにパルスを入力する毎にシーケンシャルにデータを読み出すことができる。データは、読取領域をラスタスキャンした順番に読み出すことができる。CPUは画像データを順次読み出し、各パッチ毎に2重斜線の領域 of データの平均値を算出する。この平均値データを図15(1) of 丸印でプロットされた点 of VSCN値として用いる。

【0055】図34、図35はテストパターン読取時にフィールドメモリに入力される制御信号のタイムチャートである。図22 of 読取動作では、左端 of パターンを読み込むために主走査方向 of LGATEとして、LGATE1を用いる。LGATE1～8は、それぞれ図22 of 8本のパターンに左から順番に対応しており、パターンの中央部 of データを取り込むことができる。副走査方向に関しては、フルサイズ読み込むのであれば、FSYNCを用いることができる。また、副走査方向に関し2重斜線の領域を含む区間のみHレベルとなるFGATE9を用いることにより、必要な領域のみ読み込むことができる。

【0056】図23 of パターンの場合は、主走査方向 of

領域信号としては、LSYNCを用いることでフルサイズのデータを読み込むことができる。2重斜線の領域を含む区間のみHレベルとなるLGATE19を用いれば必要な領域のみ読み取ることができる。副走査方向の領域信号は、最上部のパターンを読み取る場合は、FGATE10を用いる。FGATE10～17は、それぞれ図23の8本のパターンに上から順番に対応しており、パターンの中央部のデータを取り込むことができる。

【0057】図36は、GCLK、LSYNC、LGATEおよびLSYNC、FSYNC、FGATEの信号の関係を示すタイムチャートである。LGATEは、LSYNCの立ち上がりからX0FS個のGCLKをカウントした後Hレベルになり、更にXN個のGCLKをカウント後に再びLレベルになる信号である。FGATEは、FSYNCの立ち上がりからY0FS個のLSYNCをカウントした後Hレベルになり、さらにYN個のLSYNCをカウント後に再びLレベルになる信号である。

【0058】図37は、このLGATEあるいはFGATE信号を発生するための回路である。FGATE信号は、LGATE信号に於けるGCLKをLSYNCに、LSYNCをFSYNCに置き換えることで同様の回路で発生することができるので、ここでは代表して、前者をCLK、後者をXSYNC、そして出力をXGATEとする。このXGATE発生回路は、XSYNCの立ち上がりからCLKをカウントして走査方向のアドレスを発生する回路(CNT)、XGATE信号の立ち上がりまでのオフセット値(OFS)およびHレベルの幅

(N)を保持するレジスタ(REG1およびREG2)、OFS値とN値より、XGATEの立ち下がるアドレス($OFS+N$)を計算する加算器(ADD)、アドレスとOFS値および($OFS+N$)値を比較する比較器(CMP1およびCMP2)およびCMP1の出力(s1)とCMP2の出力(s2)の論理積を出力するAND回路から構成される。REG1および2の設定値は、CPUによって設定でき、XGATEのHレベルの領域を任意に変更することができる。REG2の設定値としてCPUは($OFS+N$)を設定するようにして、加算器ADDを不要にすることもできる。

【0059】図38に、図37で示した回路の中間信号(s1)、(s2)およびXGATE信号のタイムチャートを示す。(s1)はアドレスOFSでHレベルになり、XSYNCがLレベルになるまでHレベルを維持する。(s2)はアドレス($OFS+N$)でLレベルになり、XSYNCがLレベルになるまでLレベルを維持する。従って(s1)(s2)の論理積をとることによりXGATE信号を得ることができる。以上説明したように、テストパターン読取時に、フィールドメモリの面角を変更して複数のパッチから成るテストパターンを1回の読取動作で読み取ることができるので、時間の短縮ができる。複数色、複数種類の階調処理パターンがある場

合は、その組み合わせの数だけ、例えば4色、2種類の階調パターンがある場合は、8本の階調パターンを形成し、それぞれ1回の読取動作で読み取ると、8回の読取動作で必要なデータを得ることができる。

【0060】図24は、フィールドメモリを主走査方向に分割して、不連続な領域の画像データを1回の読取動作で取り込む様子を表した図である。主走査方向のテストパターン領域信号として、図34のLGATE9のごとく、複数のテストパターンの中心部でHレベルとなる信号を用いる。この信号は、個々のパターンの領域信号であるLGATE1～8の論理和で合成することができる。これにより、1回の読取動作で全てのパターンを読み取ることができる。

【0061】図25は、フィールドメモリを副走査方向に分割して、不連続な領域の画像データを1回の読取動作で取り込む様子を表したものである。副走査方向のテストパターン領域信号として、図35のFGATE18のごとく、複数のテストパターンの中心部でHレベルとなる信号を用いる。この信号は、個々のパターンの領域信号であるFGATE10～17の論理和で合成することができる。これにより、1回の読取動作で全てのパターンを読み取ることができる。但し、メモリ容量が同じならば、各パッチを読み取る領域は狭くなるので、必要に応じて、メモリチップを増やすか容量の大きなメモリを用いればよい。あるいは、1回で全てのパターンを読み取るのではなく、2パターンずつ4回や、4パターンずつ2回のパターンを読み取るように制御して1パッチ当たりの読取領域を確保してもよい。

【0062】図26は、フィールドメモリを主・副両走査方向に分割して、各パッチの中央部の必要な領域のみを取り込む様子を表したものである。主走査方向のテストパターン領域信号は図34のLGATE9に示すように、8本のパターンの中央部のみHレベルとなる。副走査方向のテストパターン領域信号は図34のFGATE8に示すように、各パターンを構成する7個のパッチの中央部でHレベルとなる。主・副走査方向の領域信号の論理積を領域信号として用いることにより、図26の斜線部の領域のみメモリに取り込むことができる。

【0063】また、図23に示すような横長のテストパターンの場合でも、領域信号として図35のLGATE18およびFGATE18の論理積を用いて、テストパターンを構成するパッチの中央部分のみをメモリに取り込むことができる。この場合、取り込んだデータに無駄がないので、効率的にメモリを使うことができる。そのため容量の大きなメモリを用いたり読取動作を増やしたりすることなく、1回または少数回の読取動作でテストパターンを読み取ることができる。

【0064】次に、カラー複写機の場合の読取データの扱いについて説明する。フルカラー複写機の場合は、読取手段はRGBの3色に色分解し、作像手段はYMCK

の4色の色材の組み合わせで色再現するのが一般的である。この場合、Y、M、C、Kの4色それぞれがプリンタ特性の補正の対象となる。YMCKそれぞれの単色で形成したテストパターンを読取装置で読み取るのであるが、1次色のパターンの場合、読取データもパターンの色の補色に色分解されたデータが最も濃淡を良く反映する。従って、精度良く濃淡を計測するにはY、M、CそれぞれB、G、Rに色分解されたデータを用いる必要がある。K色のパターンは基本的には可視領域においてフラットな分光特性を有するため、RGBのいずれの色分解データを用いても良い。望ましくは、読取装置の照明や撮像素子の分光感度特性から最もS/N比の良好なデータを用いるべきである。通常は、人の比視感度特性に近く安定した照明光量の得られるGデータを用いるのが望ましい。

【0065】フルカラー機でなく、黒と赤、青、緑など内から1～2色の有彩色の色材を組み合わせ、読取装置もRGBの3色または2色に色分解するカラー複写機も提案されている。この場合も、各色材の濃淡を最も安定して良く反映する色分解データを用いれば良い。例えばR(赤)あるいはB(青)の色材にはGデータを用い、G(緑)の色材には、Rデータを用いる。G色の色材の場合にBデータではなくRデータを用いるのは、読取装置において、一般的には短波長側は照明光量、撮像素子の感度共に低いためデータのS/N比が長波調側より悪いからである。但し、短波長側に光量の豊かな照明や感度の良い撮像素子を用いる場合はこの限りではない。

【0066】ここでテストパターン読取時に色分解データを選択する方法について、(図9)に示す画像処理手段を例に説明する。テストパターン読取時は、スキャナ変換回路には、実質的に無変換となる変換テーブルを設定する。拡張IPUもここでは無処理とする。フィルタ・色補正・UCR/UCA回路については後述する。変倍回路も等倍処理とし、実質的には無処理である。プリンタ変換回路もスキャナ変換回路と同様に実質的に無変換となる変換データを設定する。階調処理回路も無変換とし、8ビットデータのままデータ記憶手段(FIFO)に入力される。実質的に無変換とする回路については、無変換と等価になるデータを設定するのではなく、バイパス回路を設け、テストパターン読取時にはそのバイパス回路を選択するように構成しても良い。

【0067】フィルタ・色補正・UCR/UCA回路については、(図10)を用いて説明する。フィルタ1はRGB3色の各データに対して平滑化処理またはエッジ強調処理を選択できる。テストパターンの作像ムラや読取装置の読み取りムラの影響を減らすため、ここでは最も平滑効果の高いフィルタ処理を選択する。通常フィルタ2は色補正処理により、YMCK系に変換された画像データに対して平滑化処理やエッジ強調処理を選択して施す。ここではフィルタ1と同じく平滑化処理を選択す

る。色補正・UCR/UCA回路は、R、B、Gデータの1次結合演算を行う。

【0068】図40、図41に色補正回路の例を示してある。各係数を保持するレジスタ(REG1～4)、係数とRGBデータの積を計算する乗算器(MUL1～3)および各積を加算する加算器(ADD1～3)から構成されている。係数レジスタはCPUに接続され、任意に設定ができる構成になっている。それぞれのデータに対する係数および定数部をa、b、c、dとすると、色補正回路の出力は $a \times R + b \times G + c \times B + d$ である。ここではUCR/UCA処理は不要なので、無処理となるデータを設定する。ここでRGBデータをから1色を選択するには、上記係数の組として、選択すべき色の係数のみ1とし、他の係数は0を設定すれば良い。但し、平滑化フィルタのサイズが各パッチの参照領域に比べて十分小さい場合は、参照領域のデータを平均化することで十分効果があるので、平滑化処理でなく無処理のままでも良い。また、色補正回路の係数を、テストパターン領域信号に同期して選択できるように構成することで、1回の読取動作中に複数の色のパターンを読み取ることができる。

【0069】図41にテストパターン領域信号に同期して係数を選択可能なレジスタの回路を示す。テストパターン読取時は係数は、1か0を選択するので、係数レジスタ(REG)にはCPUより1を設定しておく。領域信号を選択信号としたセクタ(SEL)は領域信号がHレベルのときはREGに設定された1を、Lレベルのときは、0を出力する。ここで領域信号はYMCKそれぞれの有効領域を示す信号から合成して用いる。Rデータの係数の選択にはCの領域信号を用い、Gデータの係数の選択にはMおよびKの領域信号の論理和を用い、Bデータの係数の選択にはYの領域信号を用いる。かくしてYMCKのパターンに対してそれぞれBGRGデータを選択することができる。

【0070】ところで、図22または図23で説明したようにフィールドメモリの画角のみ変更して、1個の矩形領域を読み取る構成は、メモリの制御回路が簡単で低コストで実現できる長所はあるが、色および画質モードの種類が増えると読取回数が多く必要となり、時間が掛かるという不具合がある。図27、図28は、必要な読取回数を減らし、処理時間の短縮をするためのパターンである。図27においては、同色の写真モード用および文字モード用のパターンを副走査方向に直線状に並ぶように配置している。図28においては同じく、2個のパターンが主走査方向に直線状に並ぶように配置してある。1回の動作で1色のデータを読み取る構成でも、このように同色のパターンを直線状に並べることにより、1回の読取動作で複数のパターンを読み取ることができ時間短縮することができる。ここでは、写真モードと文字モードの2種類のモードを例に挙げたが、中間的な文

字写真モードや、16値の他に2値や4値等多値数の異なる階調パターンを組み合わせてもよい。

【0071】また、他のテストパターンおよびデータ取り込みの構成例として、図29～図32等がある。図29は2次元的に分布するパッチで1組の階調パターンを構成している。パッチ数を増やして多くの階調レベルを実測し、プリンタ特性をより精度良く求めることができる。この例は $12 \times 3 = 36$ レベルのパッチから構成される。また、同色の写真モードと文字モードのパターンが主走査方向に並置されており、フィールドメモリを副走査方向に3分割して用いることにより、1回の読取動作で1色2パターンを読み取ることができる。

【0072】図30の例では、テストパターンの構成は図29と同じであるが、1パターンの領域全てを1この矩形領域として読み取るように構成している。図31の例では、1パッチ内を複数の領域に分割して空間的に分散して読み取るように構成している。パッチ内から広くサンプリングしたデータを平均することにより、ムラの影響を低減できる利点がある。あるいは複数の領域毎の平均値を比較することで、パッチ内のムラの程度を知ることができ、各パッチ毎の読み取りデータの正当性の判定や修正をすることもできる。

【0073】図31の例では1パッチ当たり16個のデータをサンプリングする。16個のデータの分散が所定値以上の場合は、ムラが多いと判断でき、このパッチのデータは不適当としてプリンタ特性算出に用いないようにすることができる。あるいは、16個のデータの分布を調べ、平均値からのズレが所定値以上（例えば標準偏差以上）のデータを除外したデータの平均値や簡単には中央値をそのパッチの代表値をして用いることによりムラの影響を回避することができる。図32の例では、1枚のテストパターン出力内に同じパターンを複数箇所（ここでは2箇所）に形成し、図31の場合について説明したのと同様に平均値や中央値を用いることでムラの影響を低減することができる。また、図31のパターンは、同色のパターン同士を直線状に配置したので、効率的に読み取ることができる。

【0074】以上説明した実施の形態では、CMYKの各色毎にγ補正データの最適化を行うため、複数回に分けてパターンの読み取りを行う構成では、1個のパターンのデータ読み取りが完了すると、他のパターンデータに関わりなくγ補正データの算出をすることができる。そこで、読取動作が終了する毎に、CPUはデータ記憶手段からまず必要なデータを読み取り、CPUが管理するワーク用のRAMにデータを移す。この際に平均化処理のみを行ってから平均値をワークRAMに記憶するようにすれば、計算のためにデータ記憶手段を占有する時間は少なく済み、かつワークRAMの使用量も少なく済む。

【0075】データ記憶手段から必要なデータの取り出

しが終了すると、速やかに次のパターンの読み取り動作にはいる。CPUは読取動作と並行して、既に読み取ったデータの解析を行い、γ補正データを算出する。並列処理により、トータルのγ調整に掛かる時間を低減することができる。また、データの分析において、各パッチの読取値が、所定の条件に適合するかどうかを判定し、不適合の場合は、以降の計算および読取動作を中止することで、調整失敗時の時間の無駄を最小限に抑えることができる。さらに、γ特性は、少なくとも同じ画質モードにおいてはグレーバランスを保証するためにYMCK共に所定の特性になるように調整する必要がある。

【0076】それゆえ、パターンを複数回に分けて順次読み取り、並行してγ補正データを算出する場合は、4色のγ補正データが正常に算出されるまでワークRAMに保持し、4色のデータが揃ってからプリンタγ変換回路およびCPUが管理する同データ用の不揮発性のメモリの領域に保存する。途中でパターンデータからのγ補正データの算出に失敗した場合は、それまで正常に算出できた色のγ補正データも破棄し、データの更新は行わない。不揮発メモリに保存されたデータは、電源再投入したときに読み出され、プリンタγ変換回路に設定される。

【0077】次に、読み取りデータの正当性の判定について説明する。テストパターンは、図16～図20に示すように白レベルから黒ベタレベルまで連続的な階調レベルの複数のパッチで構成し、読取値は反射率ニアまたは黒い（濃度が高い）ほど小さな値となるものとして説明する。ここで階調パターンの読み取りデータが満足すべき条件として、（1）白レベルの読取値は、所定の濃度相当の出力より高いこと（所定濃度より低いこと）。（2）黒レベルの読取値は、所定の濃度相当の出力より低いこと（所定濃度より高いこと）。（3）1組の階調パッチの読取値は、単調に減少すること（階調出力レベルが高いほど濃度が高いこと）。がある。

【0078】条件（1）は地肌汚れがひどいとき、条件（2）はベタ濃度が十分出ていないとき、条件（3）はムラがひどくて正しくγ特性を検知できないときを想定している。また、テストパターン出力が原稿載置台へ正しく載置されていない場合は、1～3の何れかに反するため、知ることができる。また前述のように、各パッチ内でのムラの判定を組み込んでもよい。さらに、パッチ数が十分多い場合は、条件2を厳格に適用せず、不適当なパッチの読み取りデータのみ除去して解析を続行するようにしてもよい。

【0079】データの正当性判定で不適合となった場合は、再度テストパターン出力の画像形成からやり直す必要がある。画像調整は本来頻繁に実施するものではないので、単なる原稿載置台への載置ミスを犯す可能性が高い。この場合でも、画像形成からやり直すのは時間が掛かり煩わしいものである。そのため、本実施の形態で

は、1回目に失敗したときは、図20の操作部中の文字表示部に「原稿の向きを確かめてスタートキーを押して下さい」等の警告メッセージを発し、原稿の再読み取りをオペレータに促す。そして、2回目にも失敗した場合は、テストパターン出力自体の異常が考えられるため、「画像調整は失敗しました」等のメッセージを発し、オペレータに異常終了を知らせる。また、成功した場合は、「画像調整終了しました」等のメッセージを発し、オペレータに正常終了したことを知らせて、画像調整処理を終了する。以上は、自動的に階調補正を行う画像形成装置の基本構成と動作について説明した。

【0080】次に、本実施の形態の特徴である光沢度の検知手段と、検知結果の用い方について説明する。図46は、光沢度の違いによる、検知方向と反射率の関係を示す図である。図45はその際のサンプルに対する照明と反射光の検出器（センサ）の関係を示す図である。サンプル面に垂直方向を 0° として、照明光はサンプルに対して、 -45° 方向から入射し、反射光を検知するセンサを 0° 付近から 90° 付近まで移動させながら反射率を測定するものである。その結果が図46である。ここでは、サンプルの光沢度が高い場合、中位の場合、低い場合についてそのプロファイルを定性的に示してある。即ち、光沢度が高くなるほど正反射構成成分が増え、 $+45^\circ$ 方向の反射率が相対的に高くなる。

【0081】逆に光沢が無光沢に近づくとき、正反射光成分がなくなり、 0° 方向の反射率が増加する。従って、正反射光成分を含む 45° 方向と、その他の方向、好ましくは概ね 0° 方向の反射率の比を算出することで、表面光沢度を知ることができる。但し、 45° 方向は照明光の入射角が -45° であるため、例えば、照明光を -30° 方向とした場合は、 $+30^\circ$ 方向に正反射光が含まれることになる。

【0082】さらに、前述の図42に示したように、光沢度と濃度の関係を予め調べておくことにより、検知した濃度値（または反射率など濃度を表す量）と光沢度から、サンプルの色材量を知ることができる。図44に光沢度センサの具体例を示してある。この図では、原稿に対して -30° 方向から照明する照明ランプと、概ね 0° 方向の拡散反射光成分を検知する拡散光センサと、 $+30^\circ$ 方向の正反射光成分を含む反射光を検知する正反射光センサから構成されている。

【0083】両センサの出力値の比または差またはその他両者の違いを反映する量を算出することにより、その量に対応する光沢度を知ることができる。この光沢度センサをカラー画像形成装置に用いる場合には、検知すべき原稿色によって、拡散反射光成分の出力レベルが異なることに注意する必要がある。サンプルの表面からの正反射光成分は光源と同一の分光分布を持つのに対し、拡散反射光は、サンプルの色材の内部からの反射光であるため、色材の色に応じた分光分布を持つ。そのため同一

光源の場合は、正反射光成分を多く寄与する正反射光センサの出力はサンプルの色の影響をあまり受けないのに対して、拡散光センサの出力は色の影響を受けることになる。従って、光沢度を検出すべきサンプルの色に応じて、両センサの出力の違いを示す量と光沢度の関係を示す情報を切り替える必要がある。他の方法としては、複数の色の照明光源を用意しておき、光沢度を検知すべきサンプルの色に応じて、光源を切り替えるか、光源は白色光のままで、複数の分光感度特性を有する素子から構成されるカラーイメージセンサを拡散光センサとして用いることにより、サンプルの色に応じて出力値を参照する素子を選択する方法もある。

【0084】図43は、この光沢度センサを有する画像入力装置である。光沢度センサは、画像入力のための照明ランプおよび第1ミラーとともにキャリッジにマウントされ駆動機構により副走査方向に移動することができる。所定のテストパターンを本画像入力装置で測定する場合は、テストパターンの濃度を検知する画像入力の位置と、光沢度を検知する位置とは、距離しだけずれている。従って、濃度測定値（画像入力用センサの出力値）と光沢度測定値とはデータ解析時に位置ズレ分を補正して参照することになる。

【0085】図47は光沢度センサを画像入力装置の上部から見た図である。図47(a)では、図17に示したテストパターン用に8対の光沢度センサで構成されている。図47(b)では、照明光として、棒状ランプ、反射光センサとして、等倍系のライン状イメージセンサを用いて構成している。光沢度は、テストパターンを構成する各パッチの中央部付近の平均的な値を検知できればよいので、高解像度のセンサを用いる必要はない。また照明ランプとしては、ハロゲンランプやLEDアレイなどを用いることができる。

【0086】光沢度センサからの出力値は、図9において、図示しない一時記憶用のメモリに保持され、CPU9.2によって読み出されて、前述のごとき手順により光沢度データ算出のために参照される。次に、検知した光沢度と濃度から、色材量を算出する方法について説明する。図48は等色材量の時、光沢度と濃度の関係を示した図である。aからjまでの曲線は、それぞれ標準光沢度（30%）のときに濃度2.4~0.6になる色材量であることを示す等色材量線である。この表を参照することにより、光沢度と濃度値から標準光沢度での濃度値を算出することができる。光沢度と濃度で示される点が、図示された10本の等色材量線にならない場合は、最寄りの2本の等色材量線から補間して、いくつもの色材量であるかを求めることができる。ここでは、光沢度30%での濃度値に換算して、0.2毎に示したあるが、更に細かい間隔で等色材量線データを有するにしてもよいし、逆に演算精度を若干犠牲にして、もっと粗い間隔で等色材量線データを有し、データ保存のため

のメモリを減らすようにしてもよい。

【0087】色材量は、通常は単位面積当たりの色材付着質量で表されるが、光沢度一定に場合は、色材付着量と画像濃度は一義的に決まるため、色材付着量に換算せずに濃度のまま取り扱っても差し支えない。さらに、濃度値ではなく、画像入力装置の読取值そのままでもよい。図15の第1象現のプリンタ特性の現状値データとして、画像入力装置の読取值（または平均値）そのままではなく、図48の等色材量線データから得られる標準光沢度時の濃度に相当するVscn値に補正してから用いる。

【0088】図15の第3象現に示すプリンタ特性の目標値は標準光沢度を仮定しての設計値であるので、この光沢度の補正により、作像系が標準光沢度が得られる条件の時に所望の濃度特性となる用に調整することができる。言い換えれば色材付着量で評価したときの階調特性が常に一定になるように調整されることになる。ここで説明した例では、光沢度でテストパターン読取值を補正するように構成したが、読取值ではなく、調整の目標値を可変にし、光沢度に応じた目標に変更するように構成しても同じ効果を得ることができる。

【0089】図49は光沢度の違いによるプリンタ特性の調整目標値を示す図である。目標特性a～fはそれぞれ光沢度が10、15、20、30、40、50%の場合の目標値である。低光沢度の方が色材付着量に対する濃度の飽和が起こりやすいので光沢度の間隔を細かくとり、補正精度の確保を図っている。中間の光沢の場合は、最寄りの目標値から補間して求めることができる。但しここで参照する光沢度データは、色材付着量の高いパッチに対する光沢度を用いる。光沢度は色材付着量によっても異なるためであるが、1枚のコピー（出力画像）内では、作像条件はほぼ一定であると見なせるため、特定の付着量と光沢度の関係が判れば、他の付着量と光沢度の関係も知ることができるからである。

【0090】それ故、特に光沢が変動しやすい高付着量のパッチの光沢度で代表して差し支えない。光沢の影響は特に高濃度部で受けやすいため、光沢度に対応した目標データは、高濃度部のみ記憶するようにしてメモリ量の低減をしてもよい。光沢度に応じて調整目標値を変更することにより、画像入力装置の読取值をそのまま用いて、階調補正データを算出・設定して、付着量で評価した場合の階調特性が一定になるように調整することができる。

【0091】以上は、ある代表色の調整について説明したが、フルカラー画像形成装置のようにCyan、Magenta、YellowおよびBlackなどの複数色の色材を用いる場合は、必要に応じてそれぞれの色に対応した、等色材量線データ、プリンタ特性目標値、拡散光成分と正反射光成分の検知データから光沢度を求めるためのデータなどを用いることは言うまでもない。

【0092】

【発明の効果】請求項1の発明では、光沢度の不安定な画像出力装置であっても、テストパターンの読み取りデータの解析結果に応じて、画像処理手段の画像処理の条件を調整しているので、その階調特性を自動的に良好に調整することができる。

【0093】請求項2の発明では、色材の付着量からみた階調特性を良好に調整することができる。請求項3の発明では、色材の付着量からみた階調特性を良好に調整することができる。請求項4の発明では、光沢度を高精度に検知し、階調特性をより良好に調整することができる。

【図面の簡単な説明】

【図1】モジュールを組み合わせることで各種システムを構成したところを示す図である。

【図2】画像形成システムの機能ブロックと信号の流れを表すフローチャートである。

【図3】図2の画像形成システムの機構部を表す図である。

【図4】スキャナモジュールの制御のタイミング図である。

【図5】スキャナモジュールの制御のフローチャートである。

【図6】プリンタモジュールの制御のフローチャートである。

【図7】システム制御モジュールの制御のフローチャートである。

【図8】画像形成システムのタイミング図である。

【図9】画像処理部のブロック図である。

【図10】テストパターン発生部を含むブロック図である。

【図11】像域トパターン発生部を含むブロック図である。

【図12】テストパターン発生回路を示すブロック図である。

【図13】テストパターン発生回路を示すブロック図である。

【図14】図12で示したテストパターン回路によって、テストパターン信号を出力する様子を表した図である。

【図15】プリンタ補正の原理を説明する図である。

【図16】プリンタ特性の現状値を検知するためのテストパターンの例を示した図である。

【図17】カラー機用のテストパターン出力の例を示した図である。

【図18】左上コーナー基準のテストパターンを出力する際に、種々のサイズの記録紙を用いた場合の様子を示した図である。

【図19】基準位置を中央・上部に設定した場合のテストパターンの形成の様子を表した図である。

【図20】原稿読取装置部と原稿基準位置マーカとの関係を示した図である。

【図21】原稿読取装置部と原稿基準位置マーカとの関係を示した図である。

【図22】テストパターンと読取装置によって読み取られ、メモリに取り込まれる領域を示した図である。

【図23】テストパターンと読取装置によって読み取られ、メモリに取り込まれる領域を示した図である。

【図24】テストパターンと読取装置によって読み取られ、メモリに取り込まれる領域を示した図である。

【図25】テストパターンと読取装置によって読み取られ、メモリに取り込まれる領域を示した図である。

【図26】テストパターンと読取装置によって読み取られ、メモリに取り込まれる領域を示した図である。

【図27】必要な読取回数を減らし、処理時間の短縮をするためのパターンを示した図である。

【図28】必要な読取回数を減らし、処理時間の短縮をするためのパターンを示した図である。

【図29】2次元的に分布するパッチで1組の階調パターンを構成した例を示す図である。

【図30】1パッチ内を複数の領域に分割して空間的に分散して読み取るように構成したテストパターンおよびデータ取り込みの構成例を示す図である。

【図31】1パッチ内を複数の領域に分割して空間的に分散して読み取るように構成したテストパターンおよびデータ取り込みの構成例を示す図である。

【図32】1枚のテストパターン出力内に同じパターンを複数箇所に形成したテストパターンおよびデータ取り込みの構成例を示す図である。

【図33】読取装置で用いられる同期信号と画像信号DATAのタイミングを示したタイムチャートである。

【図34】テストパターン読取時にフィールドメモリに入力される制御信号のタイムチャートである。

【図35】テストパターン読取時にフィールドメモリに入力される制御信号のタイムチャートである。

【図36】GCLK、LSYNC、LGATEおよびLSYNC、FSYNC、FGATEの信号の関係を示す

タイムチャートである。

【図37】LGATEあるいはFGATE信号を発生するための回路である。

【図38】図37で示した回路の中間信号(s1)、(s2)およびXGATE信号のタイムチャートである。

【図39】テストパターン読取時のフィールドメモリへの信号の接続を示した図である。

【図40】色補正回路の例を示した図である。

10 【図41】テストパターン領域信号に同期して係数を選択可能なレジスタの回路を示した図である。

【図42】光沢度とジオメトリ0/45°の濃度計による測定値の関係を示した図である。

【図43】光沢度センサを有する画像入力装置を示す図である。

【図44】光沢度センサの具体例を示した図である。

【図45】サンプルに対する照明と反射光のセンサの関係を示す図である。

20 【図46】光沢度の違いによる、検知方向と反射率の関係を示す図である。

【図47】光沢度センサを画像入力装置の上部から見た図である。

【図48】等色材量の時、光沢度と濃度の関係を示した図である。

【図49】光沢度の違いによるプリンタ γ 特性の調整目標値を示す図である。

【符号の説明】

200 スキャナモジュール

200rd 画像読み取り部

230 スキャナ制御手段

300 基本画像処理手段

400 プリンタモジュール

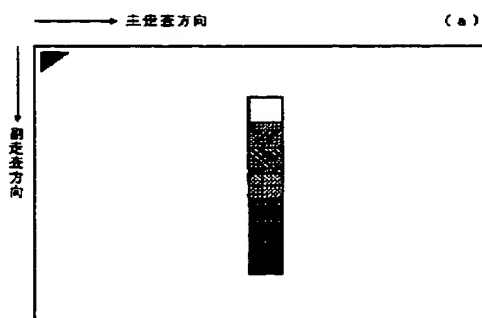
400im 画像形成部

430 プリンタ制御手段

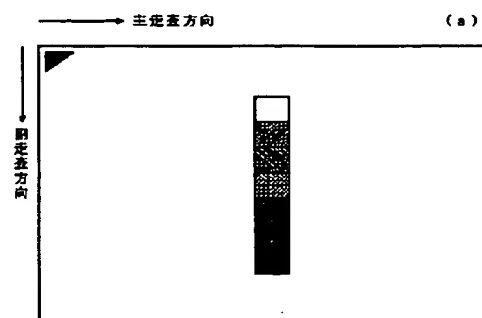
600 システムモジュール

630 システム制御手段

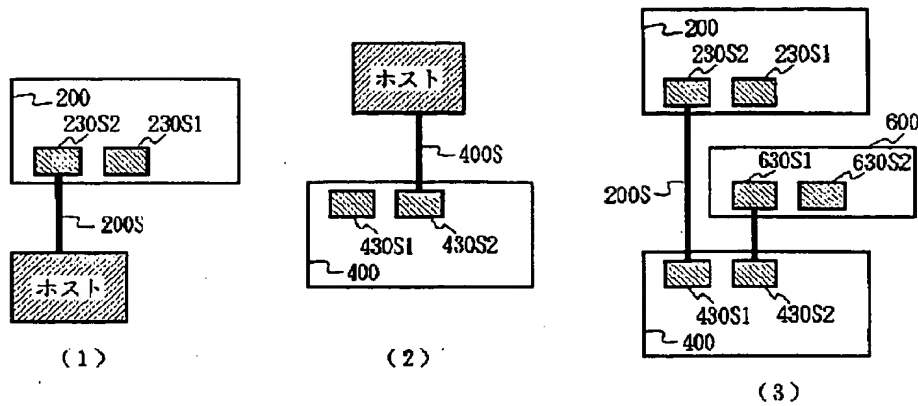
【図16】



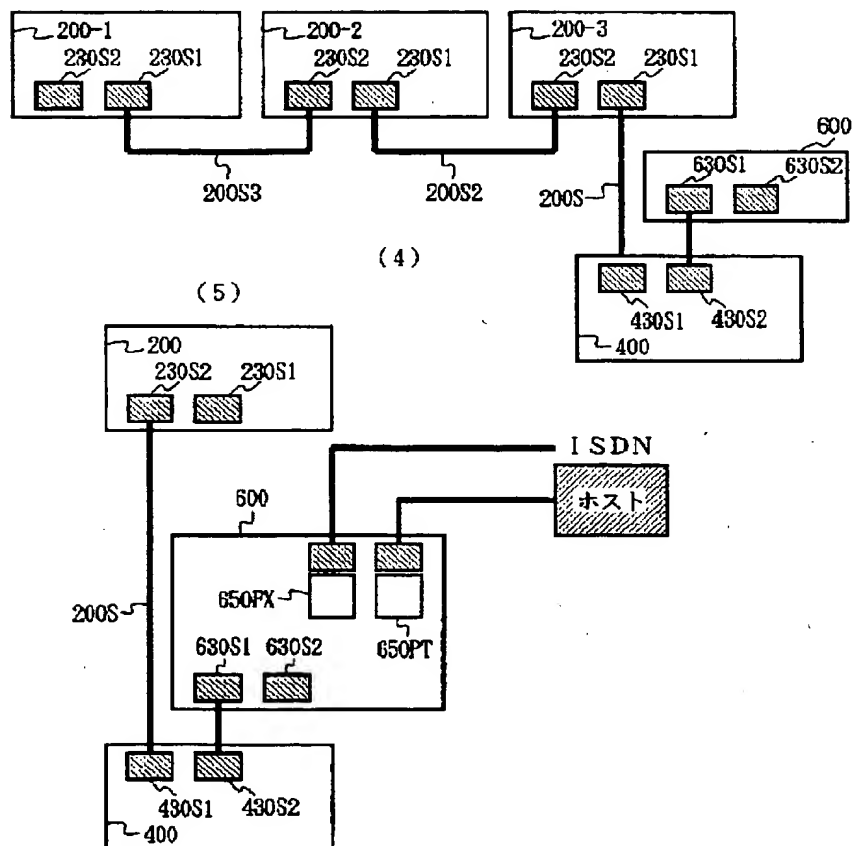
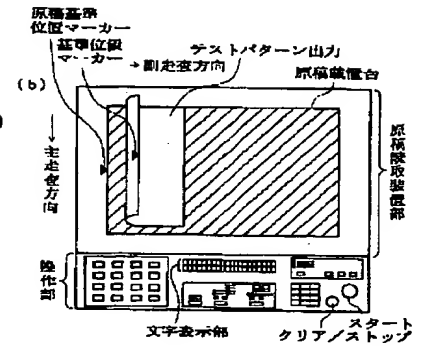
【図17】



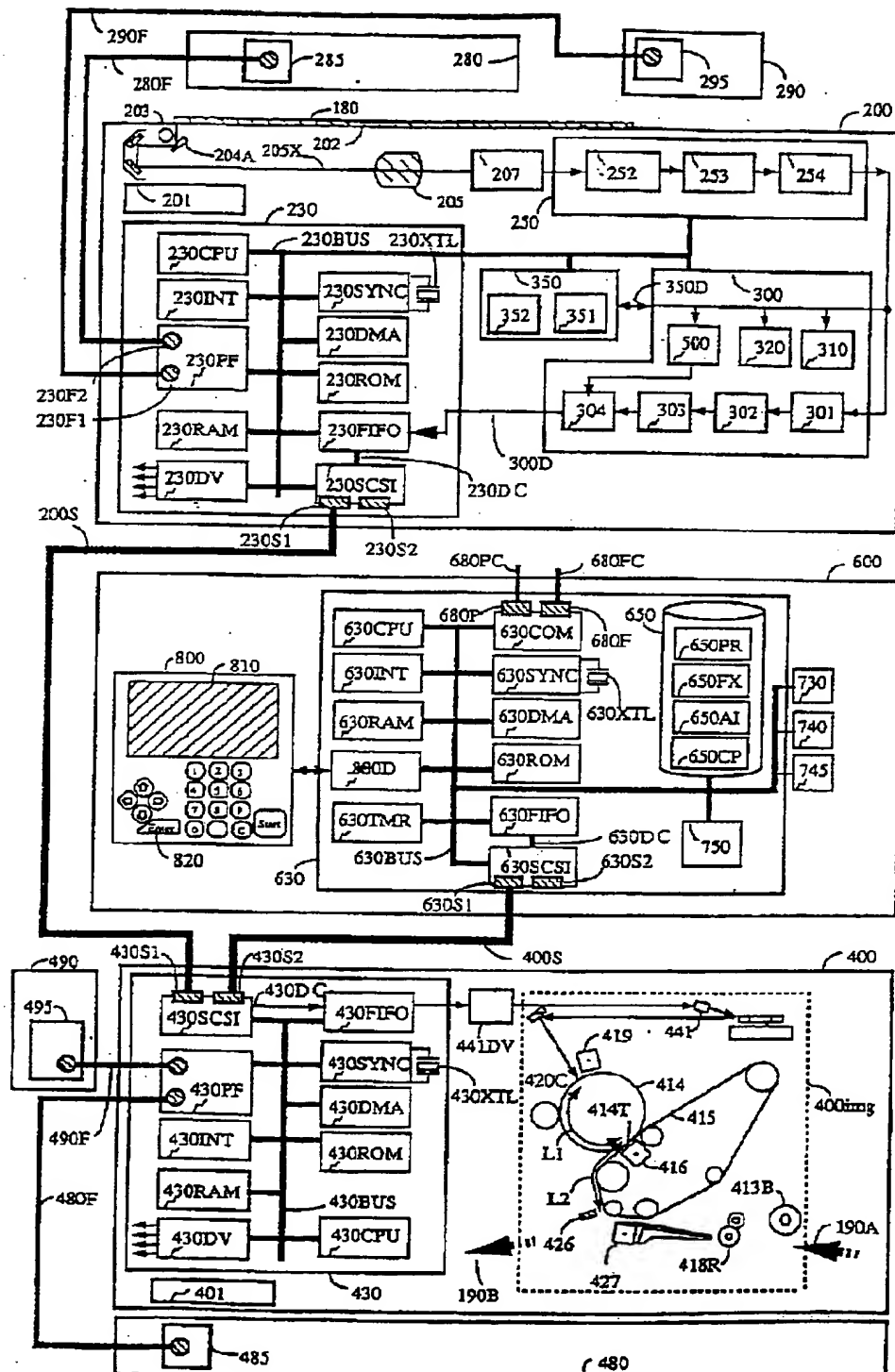
【図1】



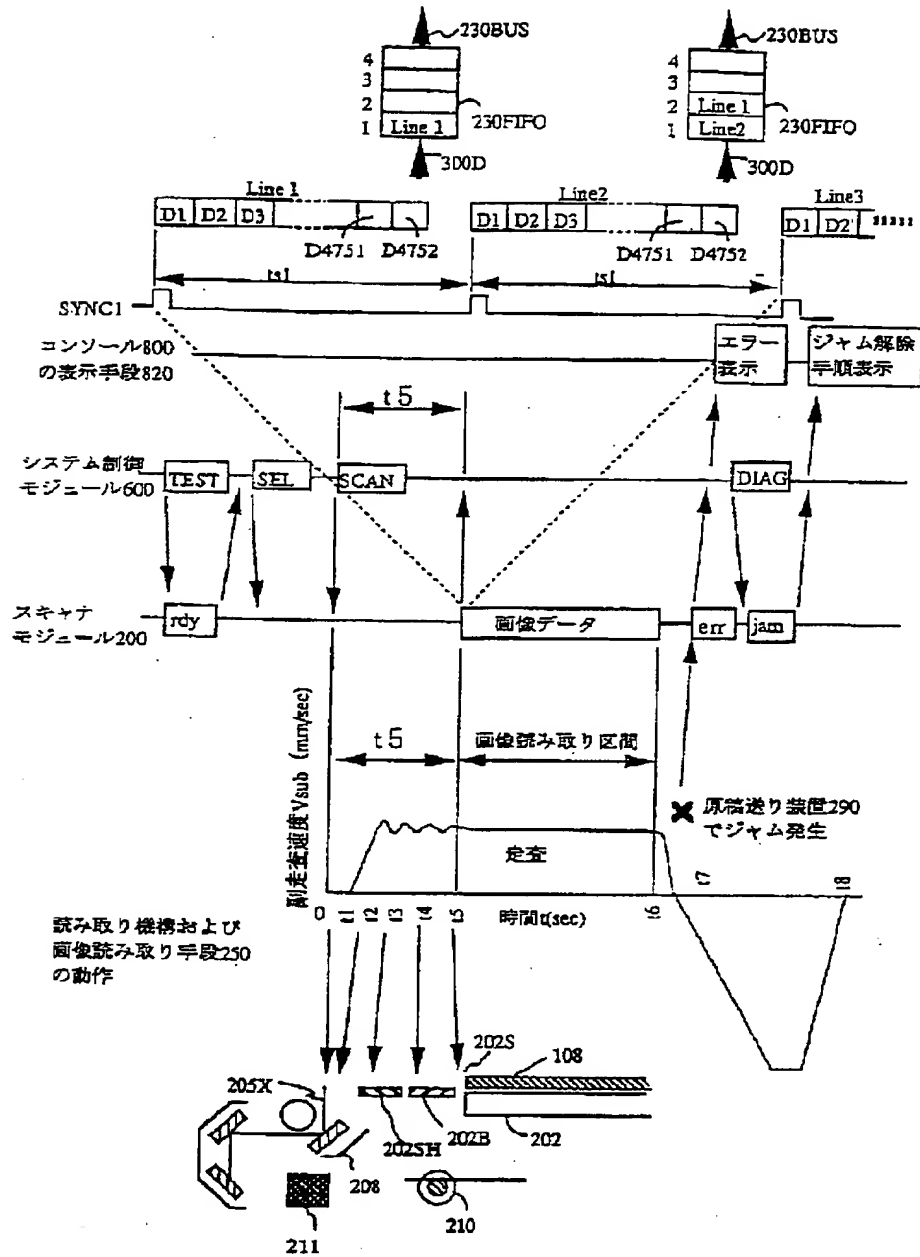
【図2】



【図2】



【図4】



電源201SW投入

ウォッチドグ
タイムアウト

故障監視
割り込み

受信割り込み

スリープ
タイマ停止

受信内容?

スリープ
タイマ?

スリープ開始

故障発生通知

故障監視

故障発生通知

安全化制御

スリープ
タイマリセット

TEST

SENS

SEL

SCAN

DIAG

本体スキャン
モード転送

ADFモード
設定

モータ起動

故障部位特定

原稿サイズ
判定

スキャン
モード設定

ホーム検知?

故障モード
の特定

FPUモード
転送

FPUモード
設定

モータ加速
制御計画

自己故障診断
結果の通知

画像処理
モード転送

基本画像処理
モード設定

シェーディング
補正実行

ADFモード
転送

拡張画像処理
モード設定

バーコード読取

シーケンス
制御計画

モータ加速制御

モータ定速制御

原稿先端?

転送解除

転送禁止

偽造防止検知
結果受取

色検知結果
受取

モータ逆転

ホーム?

モータ停止

ライン同期?

バッファに
データ転送

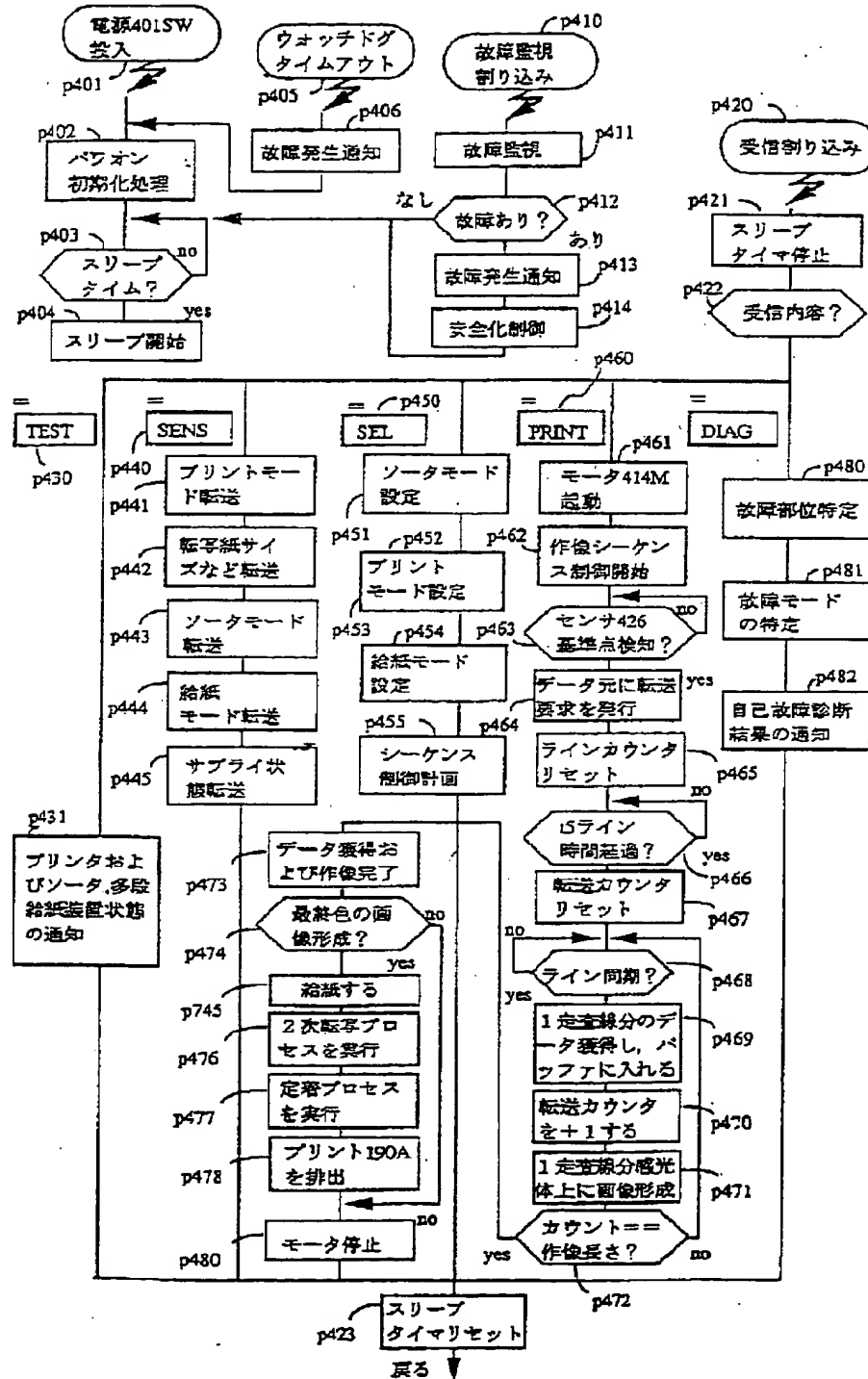
カウンタ++

カウント==
走査長さ?

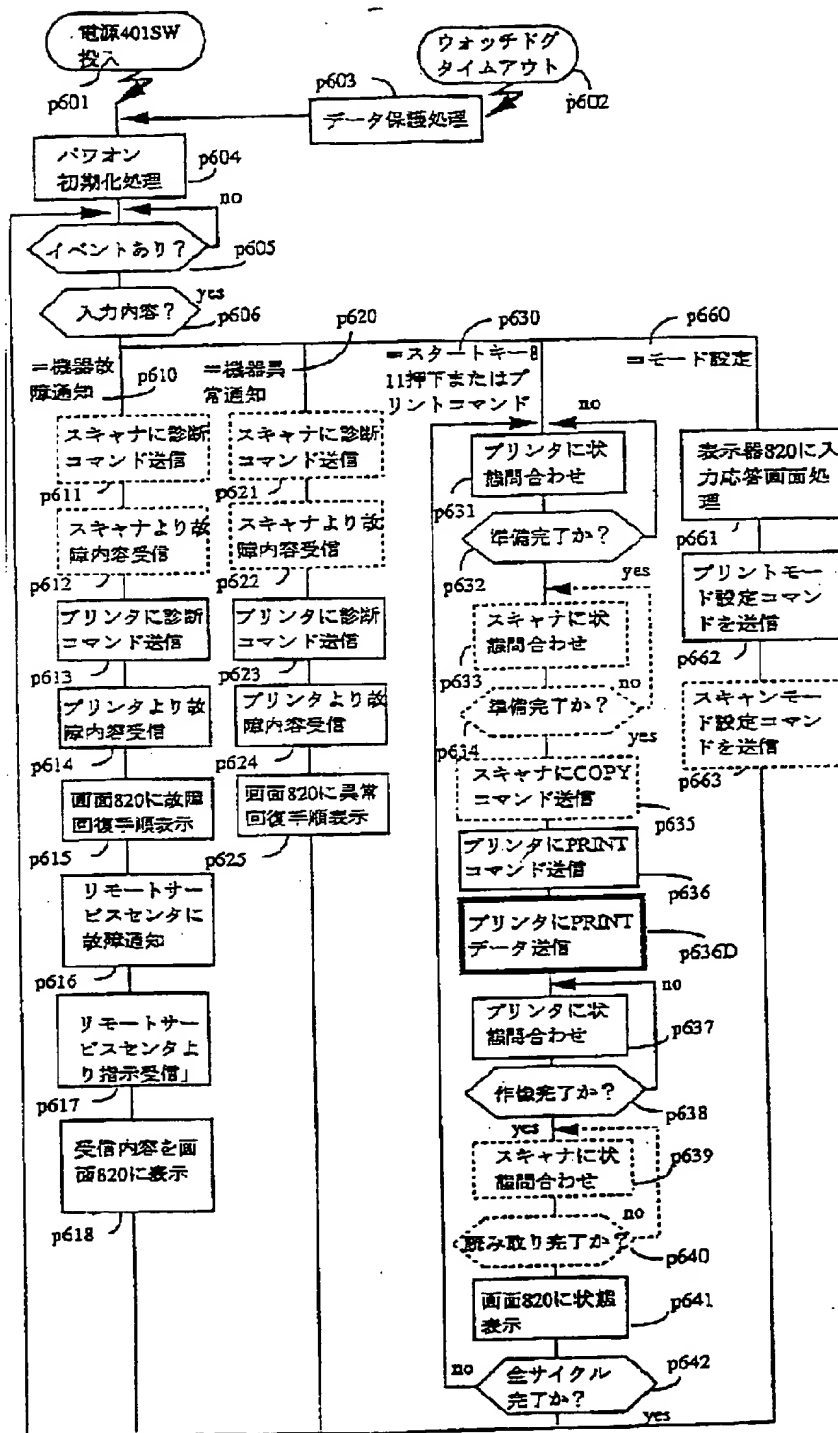
スリープ
タイマリセット

戻る

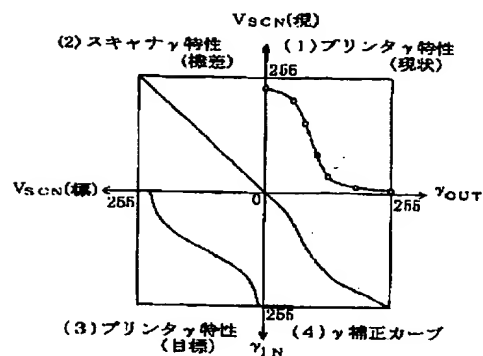
【図6】



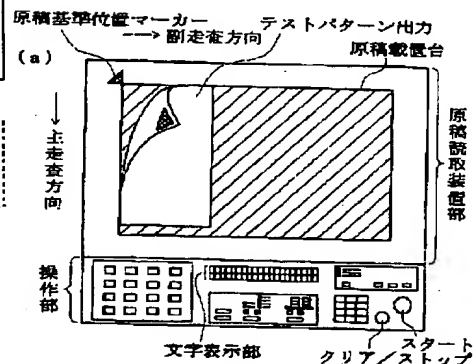
【図7】



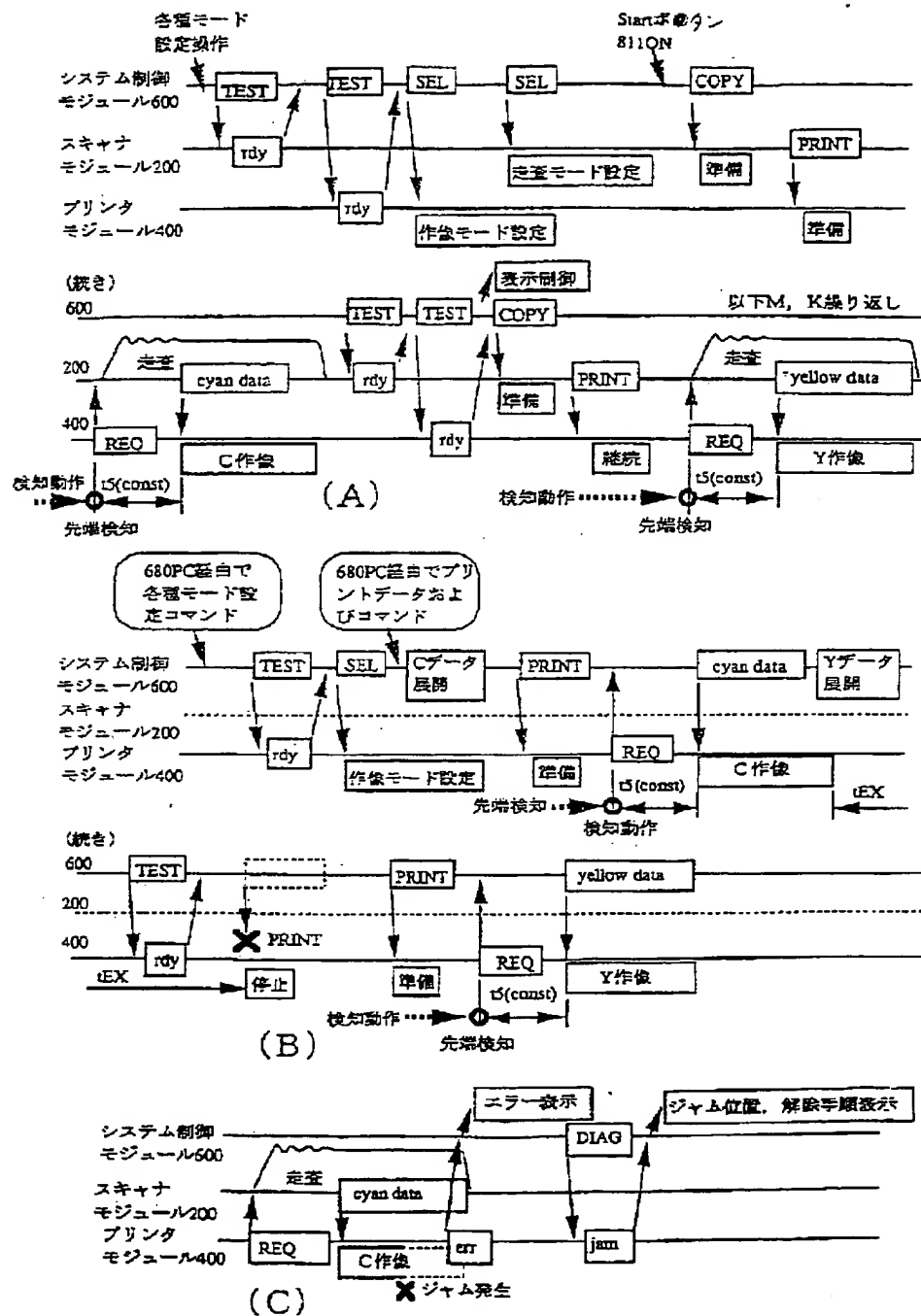
【図15】



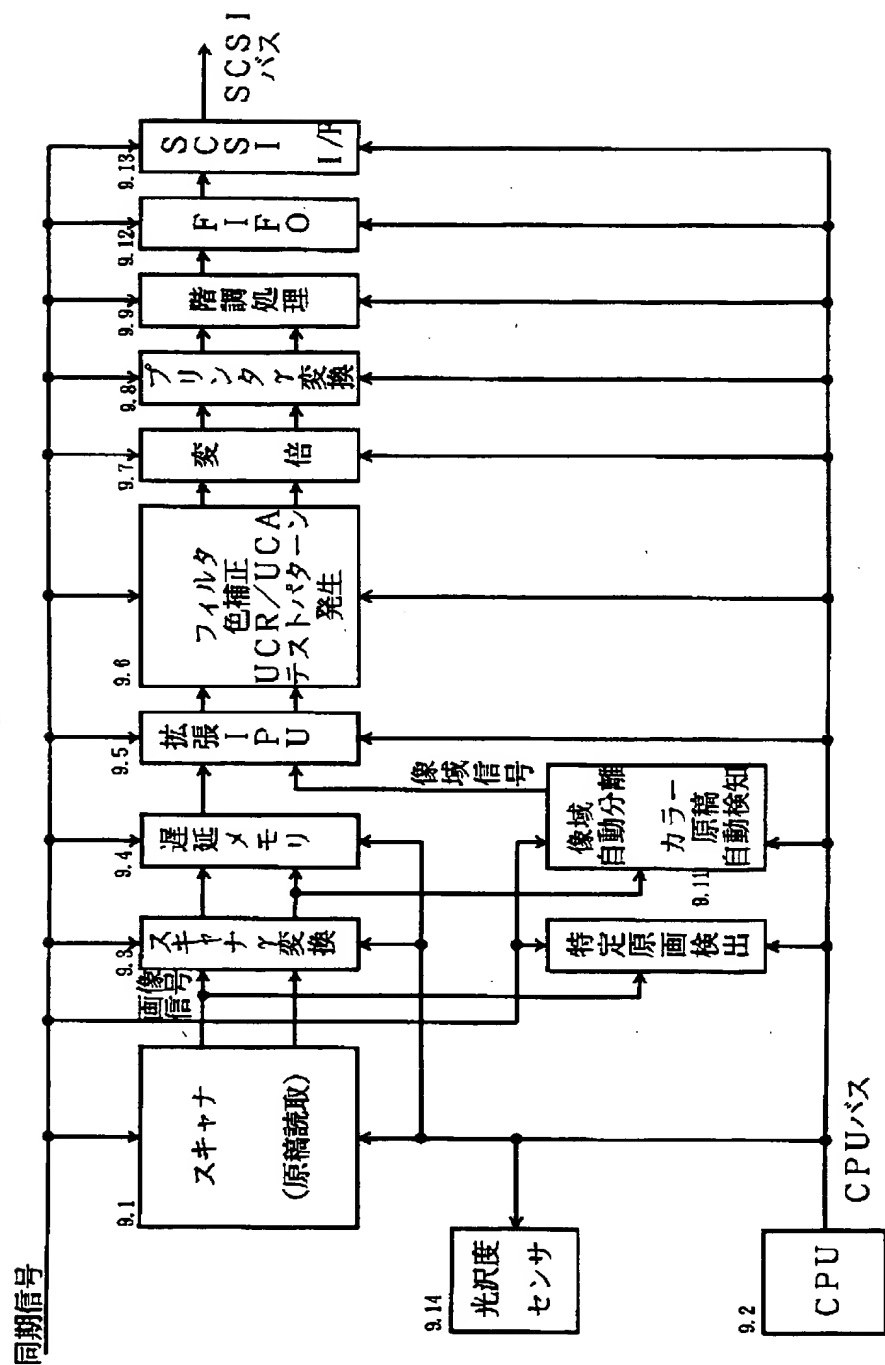
【図20】



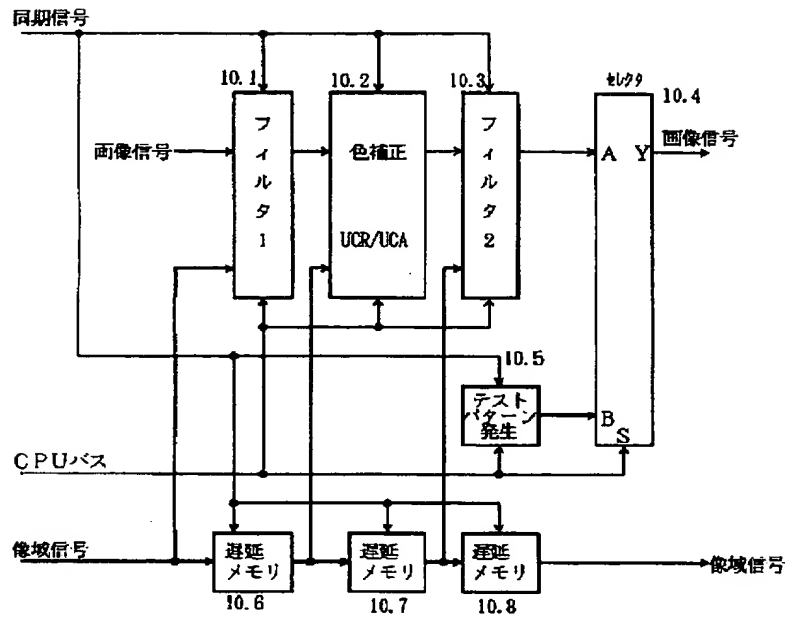
【図8】



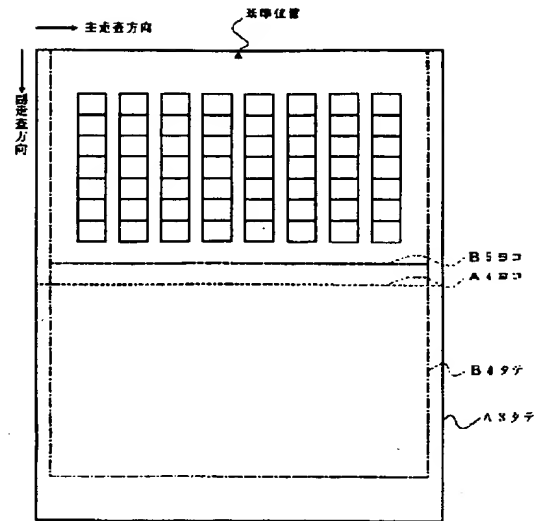
【図9】



【図10】

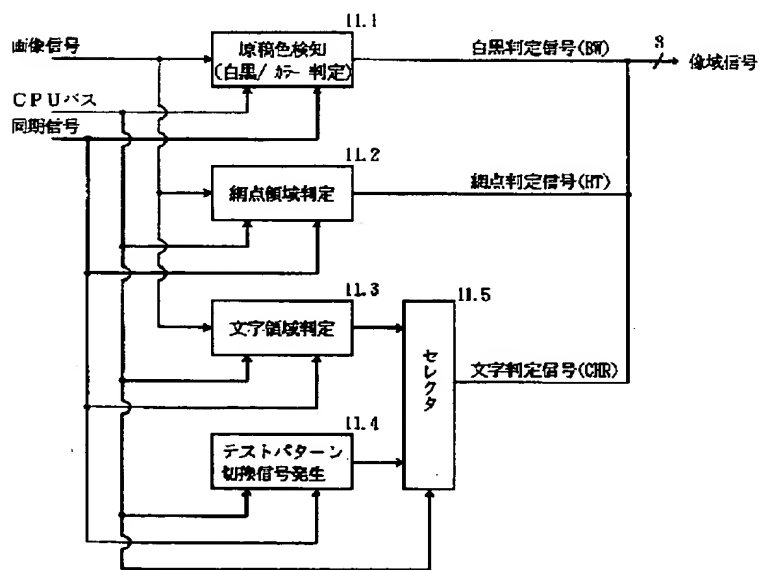


【図19】

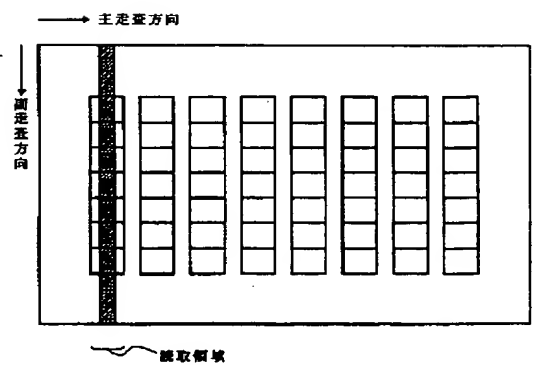


(c) 中央・上基準のテストパターン

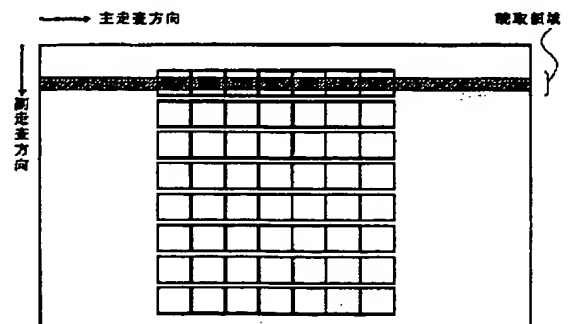
【図11】



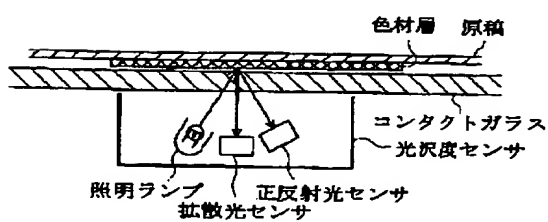
【図22】



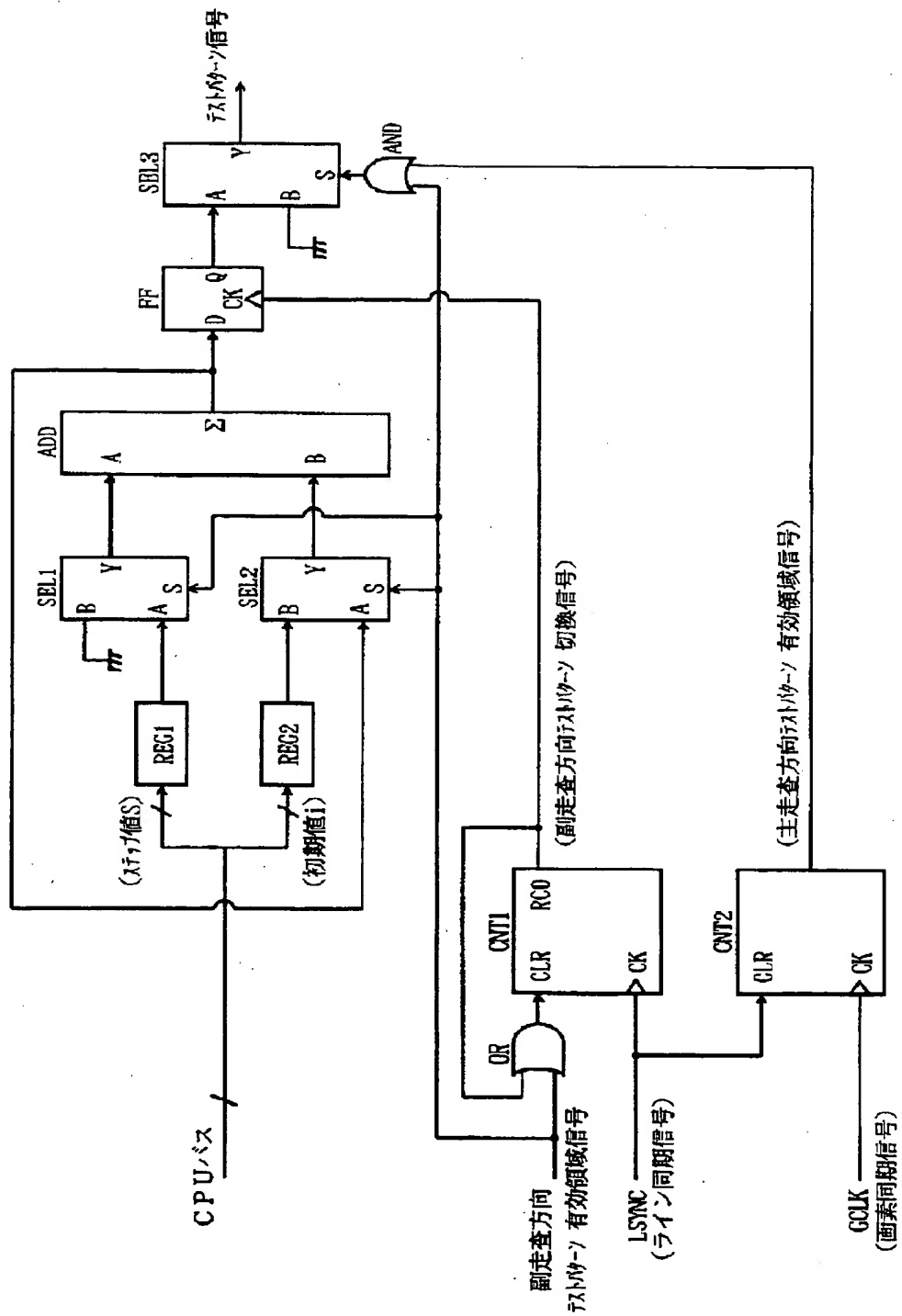
【図23】



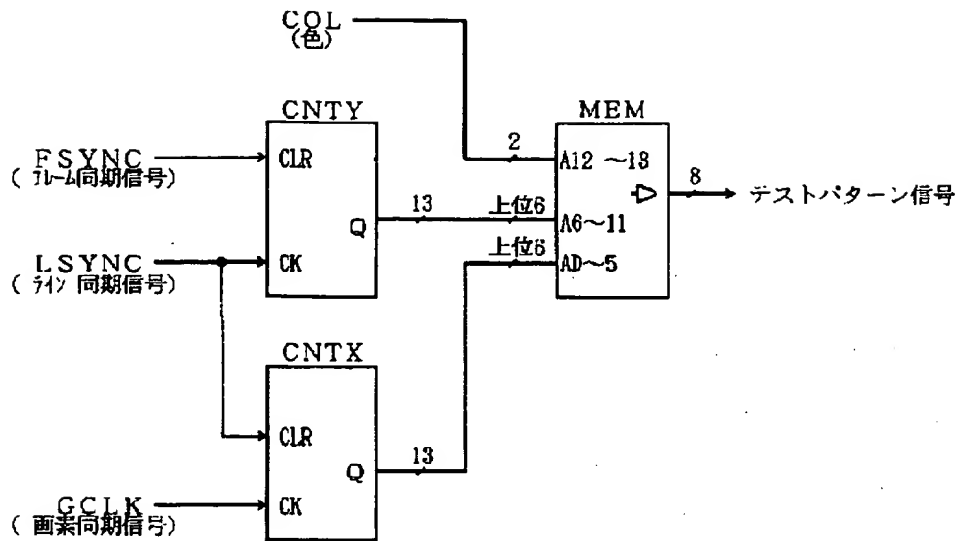
【図44】



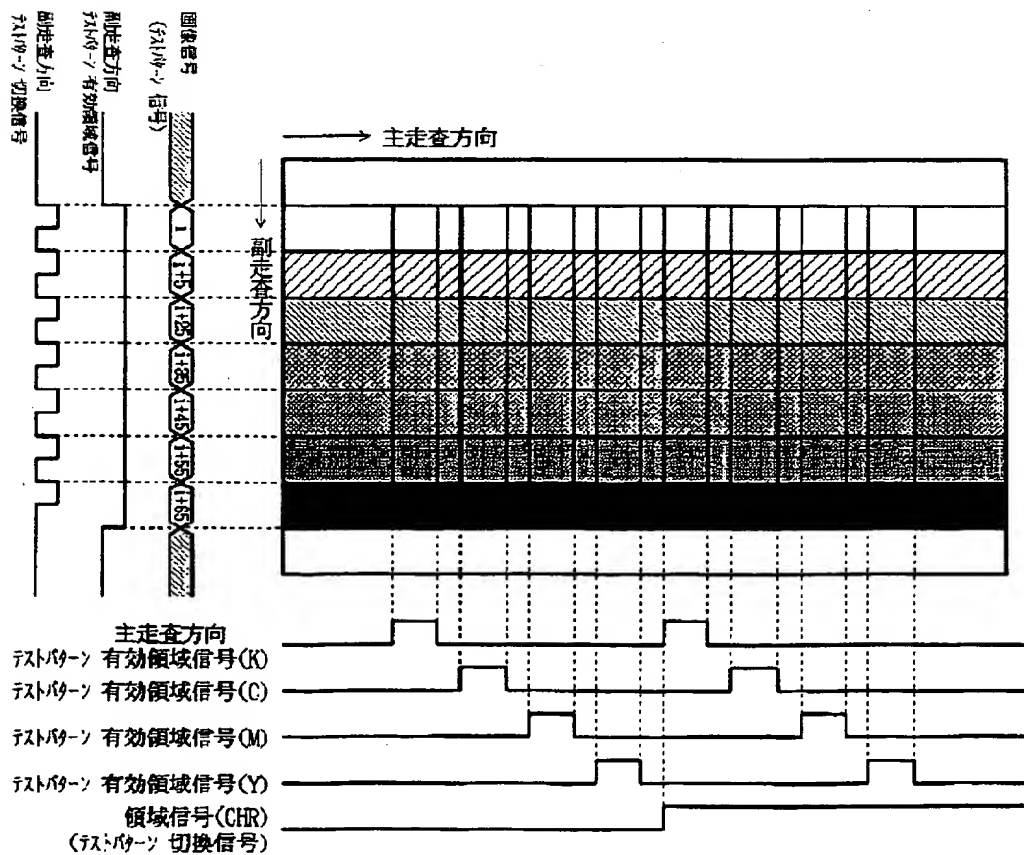
【図12】



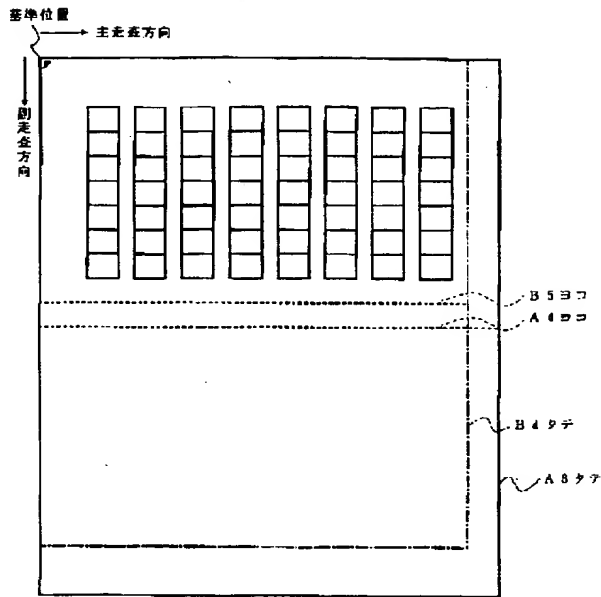
【図13】



【図14】

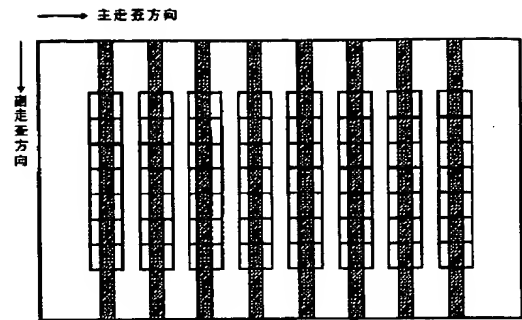


【図18】

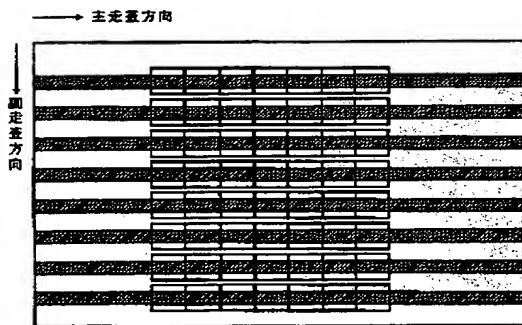


(c) 左上コーナー部でのテストパターン

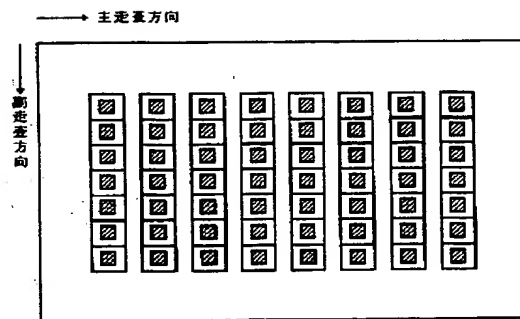
【図24】



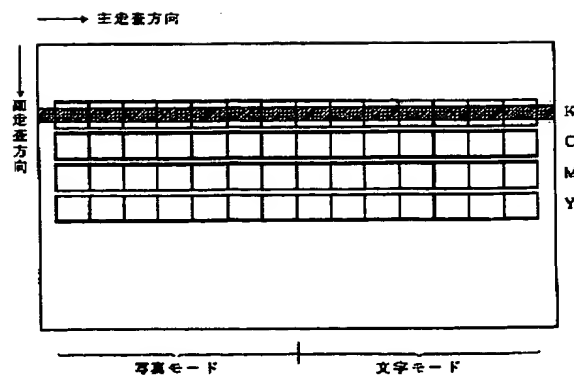
【図25】



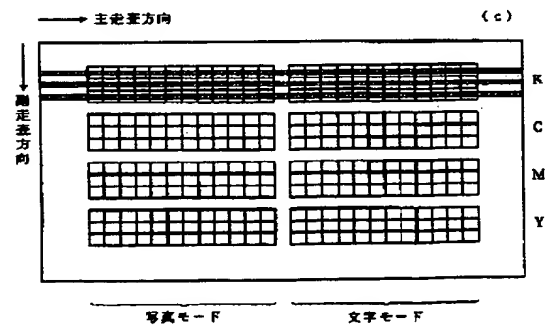
【図26】



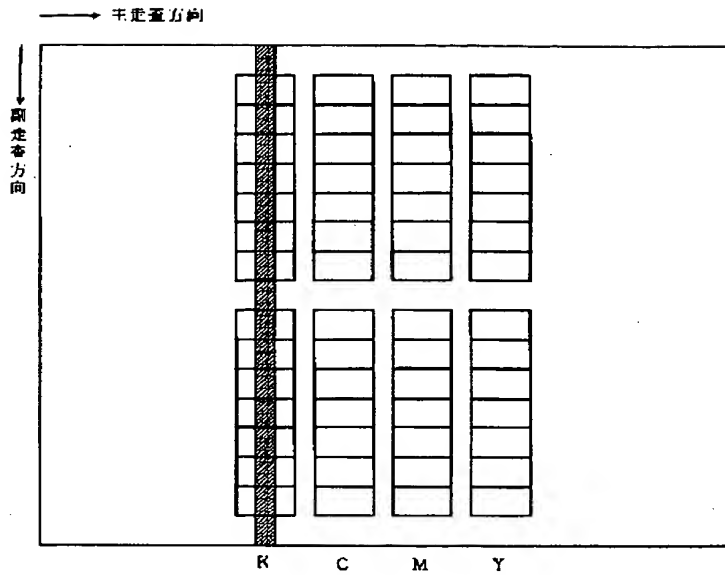
【図28】



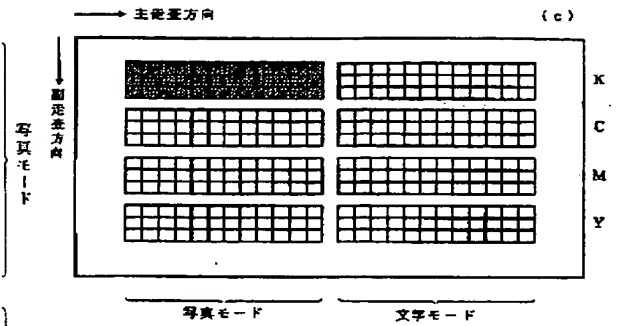
【図29】



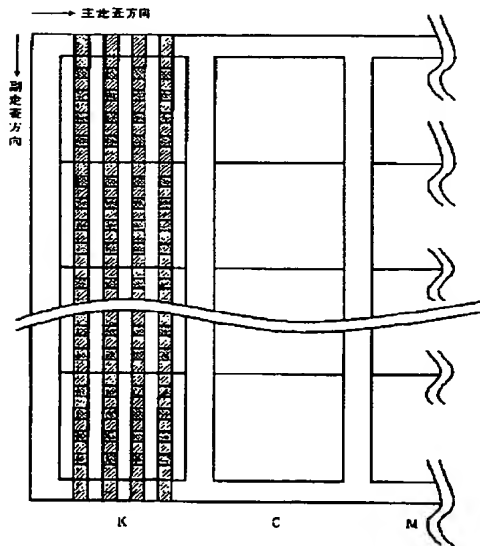
【図27】



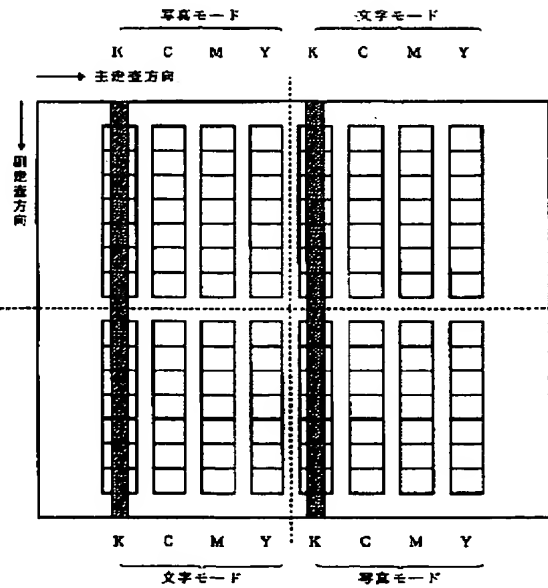
【図30】



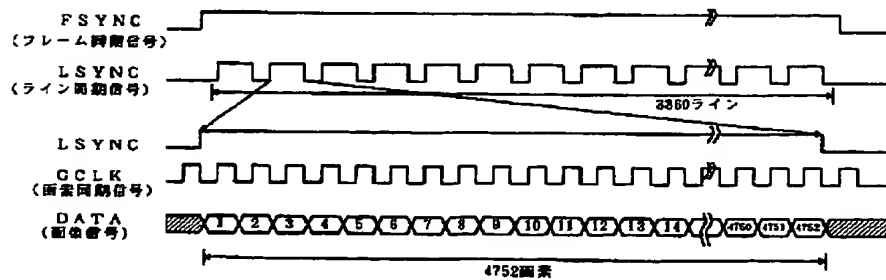
【図31】



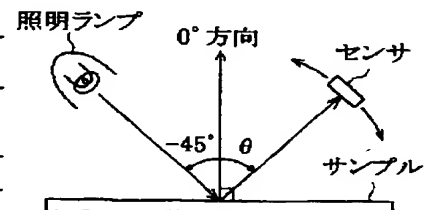
【図32】



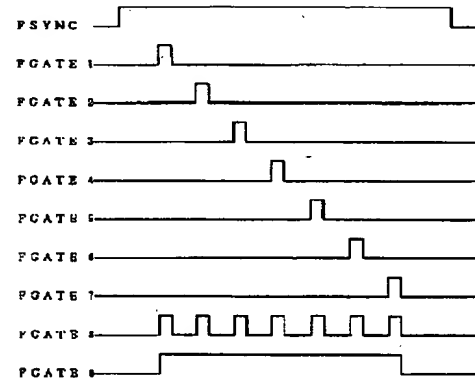
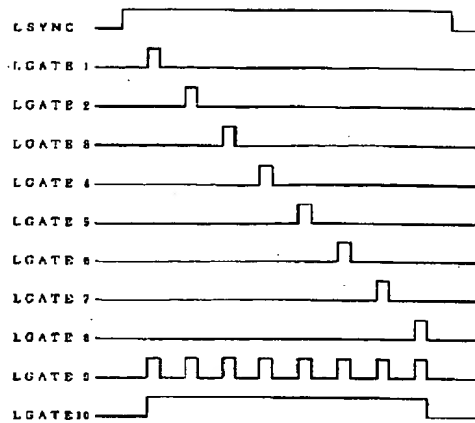
【図33】



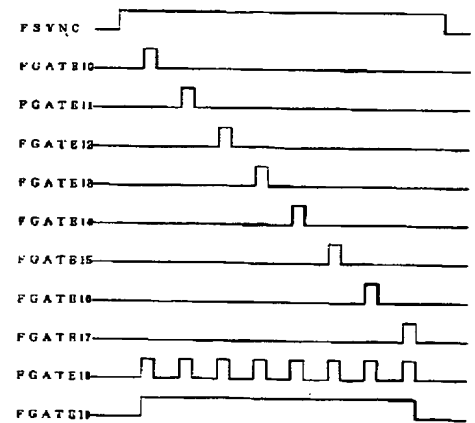
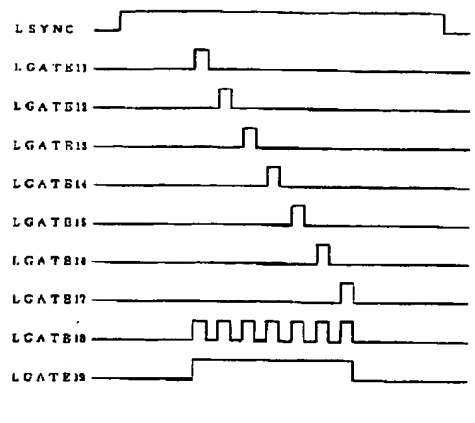
【図45】



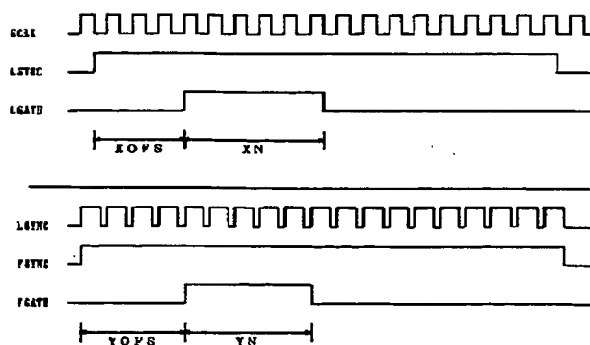
【図34】



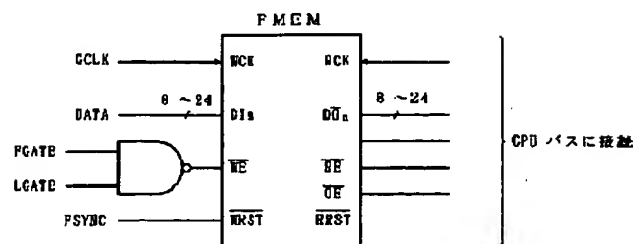
【図35】



【図36】

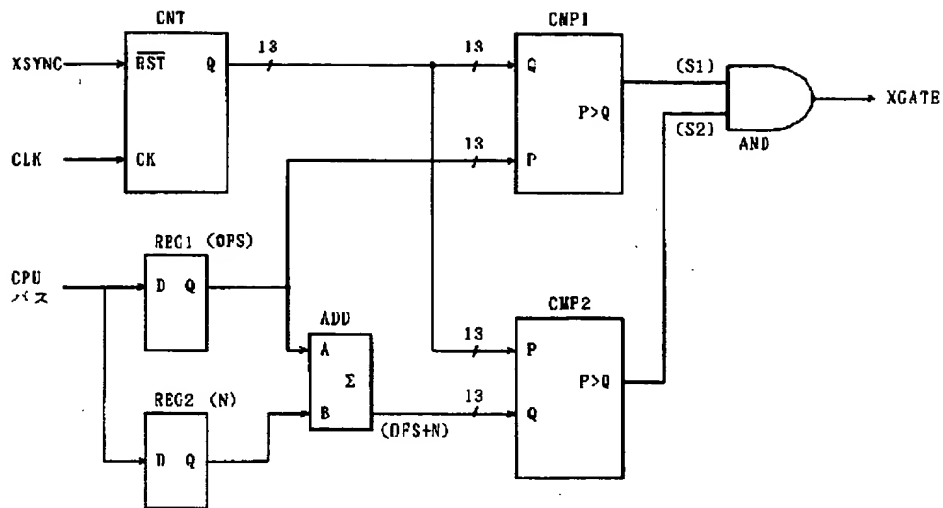


【図39】

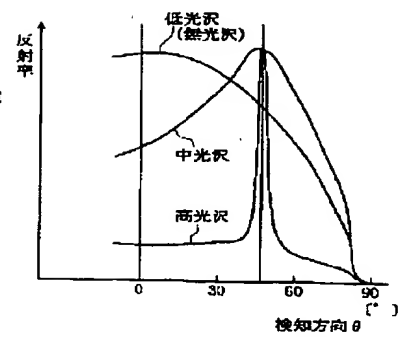


DIn : データ入力
 DOut : データ出力
 WE : ライトクロック入力
 OE : リードクロック入力
 WE : ライトイネーブル入力
 OE : リードイネーブル入力
 OE : アウトプットイネーブル入力
 WRST : ライトリセット入力
 ERST : リードリセット入力

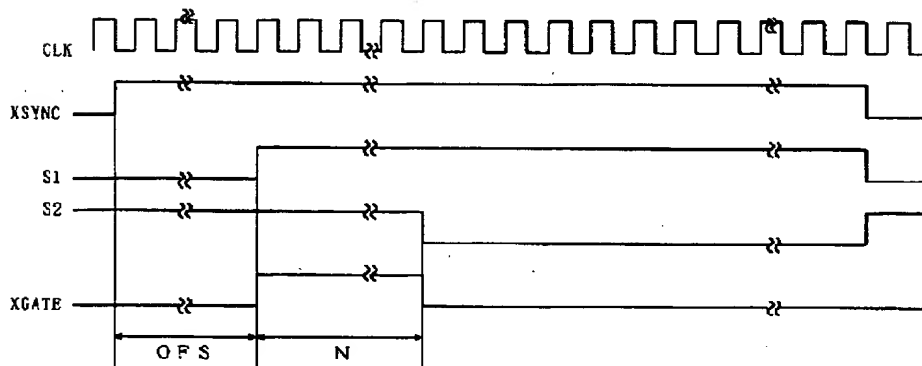
【図37】



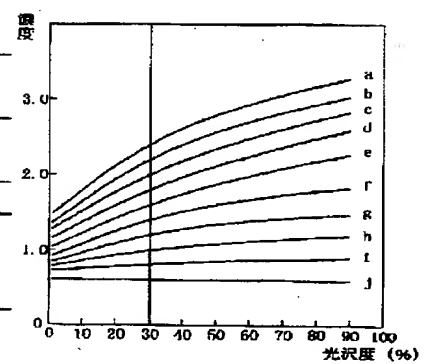
【図46】



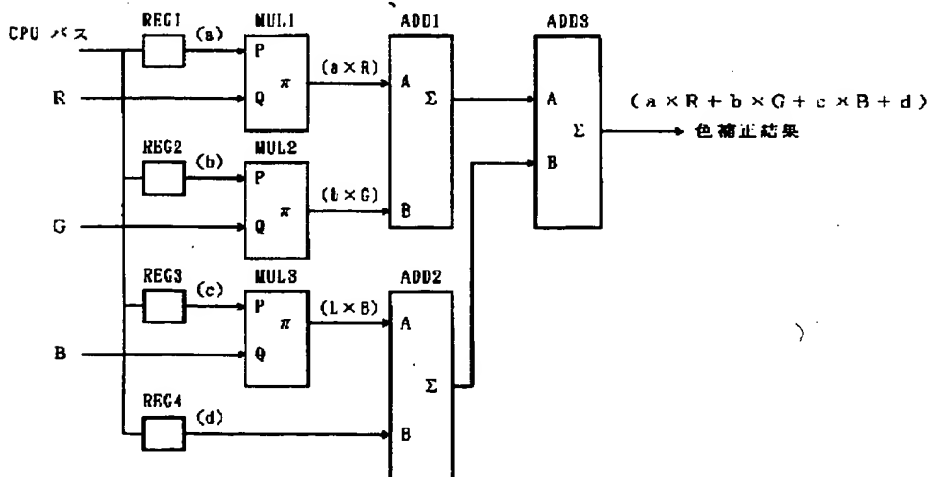
【図38】



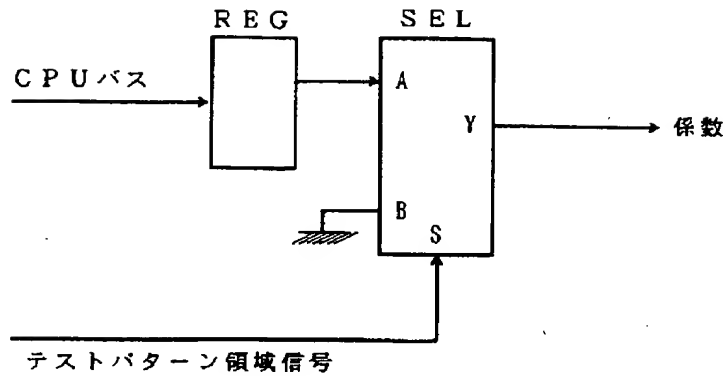
【図48】



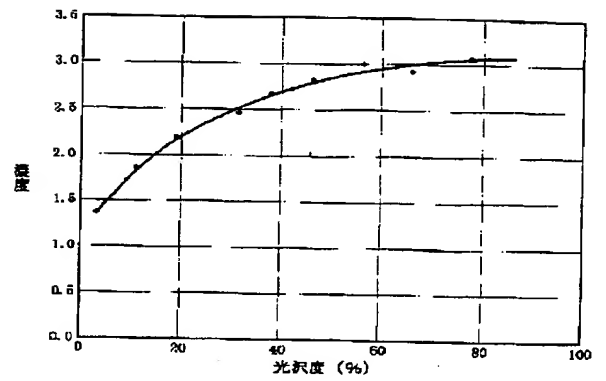
【図40】



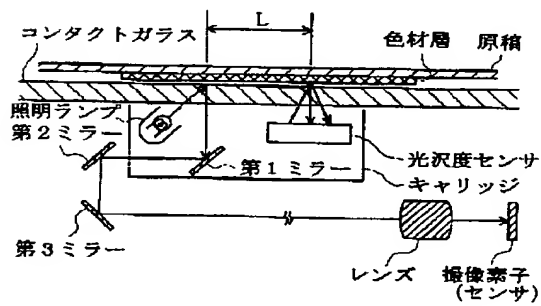
【図41】



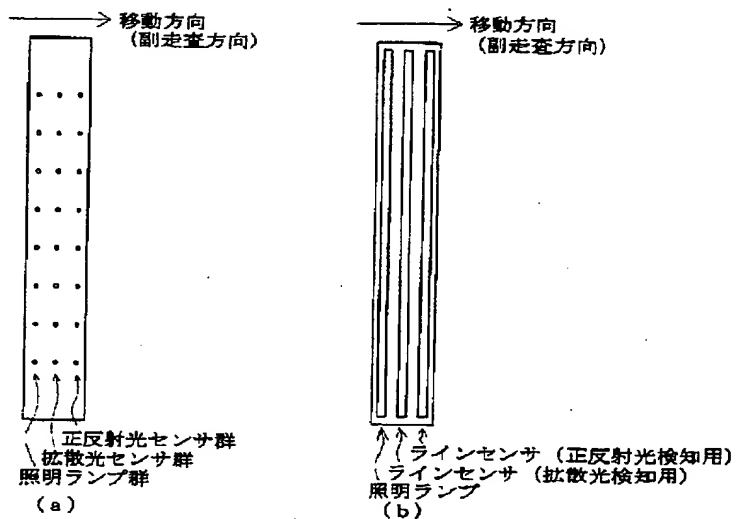
【図42】



【図43】



【図47】



【図49】

